

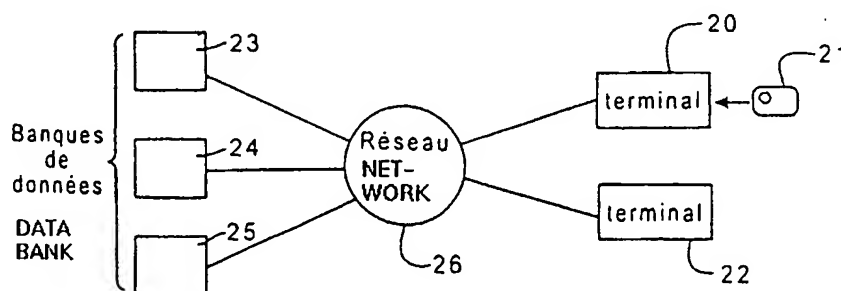


DEMANDE INTERNATIONALE PUBLIÉE EN VERTU DU TRAITE DE COOPERATION EN MATIÈRE DE BREVETS (PCT)

(51) Classification internationale des brevets ⁶ : G06F 9/445	A2	(11) Numéro de publication internationale: WO 99/53401 (43) Date de publication internationale: 21 octobre 1999 (21.10.99)
(21) Numéro de la demande internationale: PCT/FR99/00877 (22) Date de dépôt international: 14 avril 1999 (14.04.99) (30) Données relatives à la priorité: 98/04693 15 avril 1998 (15.04.98) FR (71) Déposant (pour tous les Etats désignés sauf US): BULL CP8 [FR/FR]: 68, route de Versailles, Boîte postale 45, F-78430 Louvenciennes (FR). (72) Inventeur; et (75) Inventeur/Déposant (US seulement): NASSOR, Azad [FR/FR]: 12, chemin de Rambouillet, F-78450 Villepreux (FR). (74) Mandataire: CORLU, Bernard; Bull S.A., PC58F35, 68, route de Versailles, F-78434 Louvenciennes Cedex (FR).	(81) Etats désignés: AU, BR, CA, CN, JP, KR, MX, NO, SG, US, ZA, brevet européen (AT, BE, CH, CY, DE, DK, ES, FI, FR, GB, GR, IE, IT, LU, MC, NL, PT, SE). Publiée <i>Sans rapport de recherche internationale, sera republiée dès réception de ce rapport.</i>	

(54) Title: CHIP CARD COMPRISING MEANS FOR MANAGING A VIRTUAL MEMORY, ASSOCIATED COMMUNICATION METHOD AND PROTOCOL

(54) Titre: CARTE A PUCE COMPRENANT DES MOYENS POUR GERER UNE MEMOIRE VIRTUELLE, PROCEDE ET PROTOCOLE DE COMMUNICATION ASSOCIES



(57) Abstract

The invention concerns a chip card (21) comprising data processing means and main data storage means, wherein the processing means include: means for detecting, while the chip card is operating, that the main storage means contain an amount of data such that an operation cannot be executed; means for selecting, in the main storage means, a set of data to be unloaded (K), whereof the unloading can release in the main storage means a space sufficient for executing said operation; means for unloading the set of data to be unloaded (K) into secondary storage means (23 to 25), in the event said secondary storage means do not contain said data set to be unloaded. The invention also concerns the associated communication method and protocol.

(57) Abrégé

L'invention concerne une carte à puce (21) comprenant des moyens de traitement de l'information et des moyens de mémorisation de l'information principaux, dans laquelle les moyens de traitement comprennent: des moyens pour détecter, au cours du fonctionnement de la carte à puce, que les moyens de mémorisation principaux contiennent une quantité d'informations telle que l'exécution d'une opération n'est pas possible; des moyens pour sélectionner, dans les moyens de mémorisation principaux, un ensemble d'informations à décharger (K), dont le déchargement peut libérer dans les moyens de mémorisation principaux un espace suffisant pour autoriser l'exécution de ladite opération; des moyens pour décharger l'ensemble d'informations à décharger (K) dans des moyens de mémorisation secondaires (23 à 25), dans le cas où lesdits moyens de mémorisation secondaires ne contiennent pas ledit ensemble d'informations à décharger. L'invention concerne aussi le procédé et le protocole de communication associés.

ORIGINAL COPY

UNIQUEMENT A TITRE D'INFORMATION

Codes utilisés pour identifier les Etats parties au PCT, sur les pages de couverture des brochures publiant des demandes internationales en vertu du PCT.

AL	Albanie	ES	Espagne	LS	Lesotho	SI	Slovénie
AM	Arménie	FI	Finlande	LT	Lituanie	SK	Slovaquie
AT	Autriche	FR	France	LU	Luxembourg	SN	Sénégal
AU	Australie	GA	Gabon	LV	Lettonie	SZ	Swaziland
AZ	Azerbaïdjan	GB	Royaume-Uni	MC	Monaco	TD	Tchad
BA	Bosnie-Herzégovine	GE	Géorgie	MD	République de Moldova	TG	Togo
BB	Barbade	GH	Ghana	MG	Madagascar	TJ	Tadjikistan
BE	Belgique	GN	Guinée	MK	Ex-République yougoslave de Macédoine	TM	Turkménistan
BF	Burkina Faso	GR	Grèce	ML	Mali	TR	Turquie
BG	Bulgarie	HU	Hongrie	MN	Mongolie	TT	Trinité-et-Tobago
BJ	Bénin	IE	Irlande	MR	Mauritanie	UA	Ukraine
BR	Brésil	IL	Israël	MW	Malawi	UG	Ouganda
BY	Bélarus	IS	Islande	MX	Mexique	US	Etats-Unis d'Amérique
CA	Canada	IT	Italie	NE	Niger	UZ	Ouzbékistan
CF	République centrafricaine	JP	Japon	NL	Pays-Bas	VN	Viet Nam
CG	Congo	KE	Kenya	NO	Norvège	YU	Yougoslavie
CH	Suisse	KG	Kirghizistan	NZ	Nouvelle-Zélande	ZW	Zimbabwe
CI	Côte d'Ivoire	KP	République populaire démocratique de Corée	PL	Pologne		
CM	Caméroun	KR	République de Corée	PT	Portugal		
CN	Chine	KZ	Kazakstan	RO	Roumanie		
CU	Cuba	LC	Sainte-Lucie	RU	Fédération de Russie		
CZ	République tchèque	LI	Liechtenstein	SD	Soudan		
DE	Allemagne	LK	Sri Lanka	SE	Suède		
DK	Danemark	LR	Libéria	SG	Singapour		
EE	Estonie						

Titre :

Carte à puce comprenant des moyens pour gérer une mémoire virtuelle, procédé et protocole de communication associés.

- 5 La présente invention concerne une carte à puce comprenant des moyens pour gérer une mémoire virtuelle.

Depuis une vingtaine d'année, la carte à puce prend une grande place dans la vie courante. Le domaine bancaire s'est intéressé le premier
10 aux cartes à microcircuit : leur principal avantage est de diminuer la fraude. Les sociétés de télévision à péage et de radiotéléphonie les utilisent comme moyen de génération des clés qui servent à chiffrer et déchiffrer des émissions cryptées. Pour garantir la sécurité, il a fallu créer une nouvelle architecture de circuit intégré. Les cartes de type porte-monnaie
15 électronique contiennent une somme d'argent électronique ; d'autres cartes, dites de fidélité, procurent des avantages financiers à leurs propriétaires.

On le voit, les appareils en relation avec des cartes à microcircuit et plus particulièrement les cartes à microprocesseur, sont utilisables dans
20 un nombre de plus en plus grand d'applications. Au début, le système d'exploitation des cartes, c'est à dire le programme situé en mémoire ROM, ne pouvait gérer qu'une seule application. Le système d'exploitation est inscrit au moment de la fabrication du micro-circuit. En augmentant la taille de la mémoire programme (ROM) et de la mémoire programmable non
25 volatile (EPROM et EEPROM, de nos jours FeRAM), le système d'exploitation peut exécuter davantage de fonctions. Mais le nombre de ces fonctions est toujours limité par la taille de la mémoire ROM. De plus, le rajout d'une fonction supplémentaire dans la ROM implique de réaliser un nouveau masque ; cette réalisation coûte très cher et n'est véritablement
30 rentabilisée que si une grande quantité de cartes sont concernées.

Un moyen d'augmenter le nombre de ces fonctions sans toucher à la mémoire ROM consiste à écrire dans la mémoire programmable, du programme exécutable ainsi que des données permettant de le faire fonctionner. Il est ainsi possible de rajouter des fonctions supplémentaires à

5 un système d'exploitation qui ne possède au départ qu'un nombre figé de fonctions. La demande de brevet FR-A-2.748.134 décrit un moyen de charger du programme dans la mémoire programmable. Mais la mémoire programmable est d'une taille limitée : une fois remplie avec un programme, il n'est plus possible de rajouter de fonctions. De plus, le stockage de ce

10 programme s'effectue au détriment de la place mémoire destinée aux données dans la mémoire programmable. Le précédent procédé s'utilise pour corriger certaines imperfections du programme situé en ROM ou pour rajouter quelques autres fonctions. Si une carte doit exécuter un programme d'une taille très importante, le procédé décrit dans ce document peut

15 s'avérer insuffisant.

La présente invention a pour objet de résoudre ce problème en proposant une méthode de chargement et déchargement de la mémoire programmable en fonction des besoins en ce qui concerne les programmes

20 et/ou les données applicatives, pour un dispositif de traitement de l'information constitué par une carte. Ainsi, il devient possible à celle-ci d'exécuter des applications très diverses telles que : Porte-Monnaie Electronique, application bancaire, téléphonie GSM ou application santé actuellement expérimentée en FRANCE. A l'aide de la présente invention,

25 les applications qui viennent d'être énumérées sont virtuellement dans la carte. Le propriétaire de la carte les a chargées au préalable ; ainsi, la carte est configurée selon ses propres besoins.

La présente invention permet aussi de résoudre un autre

30 problème. Un utilisateur peut avoir besoin d'ouvrir en même temps deux fois une même application. L'exécution de cette application dans un dispositif de

traitement de l'information tel qu'une carte dure un certain temps. Pour accélérer le traitement, il est avantageux de pouvoir commencer une seconde exécution d'application avant la fin de la première. Ainsi, le même programme se déroule deux fois en même temps.

5

Le but est atteint par le fait que la carte est dotée d'un système d'exploitation comprenant au moins trois fonctions :

- Chargement d'informations applicatives.
- Déchargement d'informations applicatives.
- 10 - Exécution d'informations applicatives.

Pour acquérir une nouvelle application, la carte reçoit des informations applicatives dans sa mémoire programmable et contrôle ces informations.

15 Lors d'une commande reçue d'un lecteur coopérant avec la carte en vue d'exécuter une application, le système d'exploitation de la carte analyse le contenu de sa mémoire et détermine s'il y a lieu d'appeler le réseau pour décharger une partie de sa mémoire, et/ou de recharger des informations applicatives précédemment déchargées.

20 Lors du rechargement d'informations applicatives, le système d'exploitation de la carte vérifie que les informations chargées ont été validées par elle dans le passé. Ces informations sont ensuite exécutées.

25 Le réseau peut être considéré comme une extension de la mémoire programmable de la carte : celle-ci y envoie ce qu'elle ne peut garder dans sa propre mémoire. Elle contrôle, lors du rechargement, que les informations reçues du réseau sont bien celles qu'elle avait préalablement envoyées. La mémoire ROM de la carte doit disposer d'un mécanisme de gestion de la mémoire programmable qui lui permet de charger et d'exécuter un nombre illimité d'application. Dès lors, les tailles des mémoires ROM et
30 programmables de la carte ne sont plus une limitation au nombre

d'applications exécutables, et il n'y a plus besoin d'effectuer un nouveau masquage lors du rajout d'applications.

En résumé, l'invention concerne une carte à puce comprenant des moyens de traitement de l'information et des moyens de mémorisation de l'information principaux, caractérisée en ce que les moyens de traitement comprennent :

- des moyens pour détecter, au cours du fonctionnement de la carte à puce, que les moyens de mémorisation principaux contiennent une quantité d'informations telle que l'exécution d'une opération n'est pas possible ;
- 10 - des moyens pour sélectionner, dans les moyens de mémorisation principaux, un ensemble d'informations à décharger, dont le déchargement peut libérer dans les moyens de mémorisation principaux un espace suffisant pour autoriser l'exécution de ladite opération ;
- 15 - des moyens pour décharger l'ensemble d'informations à décharger dans des moyens de mémorisation secondaires, dans le cas où lesdits moyens de mémorisation secondaires ne contiennent pas ledit ensemble d'informations à décharger.

L'invention concerne aussi le procédé associé. Elle concerne enfin un protocole de communication entre une carte à puce et un lecteur de carte à puce, la carte comprenant des moyens de traitement de l'information et des moyens de mémorisation de l'information principaux, caractérisé en ce qu'il comprend les étapes consistant en ce que :

- le lecteur transmet à la carte un ordre d'exécution d'une opération ;
- 25 -la carte recherche si, pour exécuter cette opération, elle dispose d'une place suffisante dans les moyens de mémorisation principaux ;
- dans l'affirmative, la carte exécute ladite opération puis transmet un compte-rendu d'exécution au lecteur ;
- dans la négative, la carte sélectionne dans les moyens de
- 30 mémorisation principaux un ensemble d'informations à décharger dont le déchargement peut libérer dans les moyens de mémorisation principaux un

espace suffisant pour autoriser l'exécution de ladite opération, puis la carte décharge l'ensemble d'informations à décharger dans des moyens de mémorisation secondaires en transmettant un ordre de déchargement au lecteur, dans le cas où lesdits moyens de mémorisation secondaires ne
5 contiennent pas ledit ensemble d'informations à décharger, puis elle exécute ladite opération puis transmet enfin un compte-rendu d'exécution au lecteur.

D'autres détails et avantages de la présente invention apparaîtront au cours de la description suivante de quelques modes d'exécution préférés
10 mais non limitatifs, en regard des dessins annexés sur lesquels :

La figure 1 représente un réseau de traitement de données utilisé par l'invention ;

La figure 2 représente un dispositif de traitement de l'information, utilisé dans la figure 1 et coopérant avec une carte à puce ;

15 La figure 3 représente une variante de la figure 2, dans laquelle le dispositif de traitement de l'information intègre les fonctionnalités de la carte à puce ;

La figure 4 est une variante de la figure 2, où le dispositif de traitement de l'information est équipé d'un dispositif de lecture d'une piste
20 optique ; et

La figure 5 représente une variante de la figure 3.

Sur la figure 1, un terminal 20, apte à lire une carte à puce , ou un terminal 22 intégrant des fonctionnalités de carte à puce coopèrent avec des
25 banques de données 23 à 25 distantes et reliées à ceux-ci par un réseau de communication de données 26. Le réseau de communication de données 26 est notamment un réseau téléphonique, le réseau Internet, ou tout autre réseau de communication de données. Chaque banque de données comprend une unité centrale de traitement de données gérant une mémoire.
30 Selon l'invention, et comme précisé ci-après, la carte 21 ou le terminal 22 peuvent, lorsqu'ils détectent que le chargement d'une nouvelle application

dans ceux-ci n'est pas possible en raison d'un manque de place mémoire ,
décider de décharger vers une des banques de données 23 à 25 une autre
application. Ce déchargement libère un espace mémoire suffisant pour
accueillir la nouvelle application. Si la carte 21 ou le terminal 22 ont
5 ultérieurement besoin de l'application déchargée, ils enverront une
commande à la banque de données correspondante pour recharger
l'application , après avoir, le cas échéant libéré à nouveau de la place
mémoire par un déchargement d'application.

10 La constitution du terminal 20 et de la carte 21 est précisée sur la
figure 2. Le terminal comprend de façon connue en soi un microprocesseur 2
auquel sont reliés une mémoire ROM 3, et une mémoire RAM 4, des moyens
5 pour coopérer, avec ou sans contact physique, avec la carte à puce 21, et
une interface de transmission 7 permettant au terminal de communiquer avec
15 le réseau de communication de données 26 de la figure 1. Le terminal 20
peut en outre être équipé de moyens de stockage tels que des disquettes ou
disques amovibles ou non, de moyens de saisie (tels qu'un clavier et/ou un
dispositif de pointage du type souris) et de moyens d'affichage, ces différents
moyens n'étant pas représentés sur la figure 2.

20

Le terminal peut être constitué par tout appareil informatique installé
sur un site privé ou public et apte à fournir des moyens de gestion de
l'information ou de délivrance de divers biens ou services, cet appareil étant
installé à demeure ou portable. Il peut notamment s'agir aussi d'un appareil
25 dédié aux télécommunications.

Par ailleurs, la carte 21 porte une puce incluant des moyens de
traitement de l'information 9, une mémoire non volatile 10, une mémoire
volatile de travail RAM 14, et des moyens 13 pour coopérer avec le terminal
30 20. Cette puce est agencée pour définir, dans la mémoire 10, une zone
secrète 11 dans laquelle des informations une fois enregistrées, sont

inaccessibles depuis l'extérieur de la puce mais seulement accessibles aux moyens de traitement 9, et une zone accessible 12 qui est rendue accessible depuis l'extérieur de la puce par le microprocesseur 9 pour une lecture et/ou une écriture d'informations. Chaque zone de la mémoire non volatile 10 peut
5 comprendre une partie non modifiable ROM et une partie modifiable EPROM, EEPROM, ou constituée de mémoire RAM du type "flash" ou FRAM (cette dernière étant une mémoire RAM ferromagnétique), c'est-à-dire présentant les caractéristiques d'une mémoire EEPROM avec en outre des temps d'accès identiques à ceux d'une RAM classique.

10

En tant que puce, on pourra notamment utiliser un microprocesseur autoprogrammable à mémoire non volatile, tel que décrit dans le brevet américain n° 4.382.279 au nom de la Demanderesse. Comme indiqué en colonne 1, lignes 13-25 de ce brevet, le caractère
15 autoprogrammable de la puce correspond à la possibilité pour un programme fi situé dans une mémoire ROM, de modifier un autre programme fj situé dans une mémoire programmable en un programme gj. Dans une variante, le microprocesseur de la puce est remplacé - ou tout du moins complété - par des circuits logiques implantés dans une puce à semi-
20 conducteurs. En effet, de tels circuits sont aptes à effectuer des calculs, notamment d'authentification et de signature, grâce à de l'électronique câblée, et non microprogrammée. Ils peuvent notamment être de type ASIC (de l'anglais « Application Specific Integrated Circuit »). A titre d'exemple d'ASIC, on peut citer le composant de la société SIEMENS commercialisé
25 sous la référence SLE 4436 et celui de la société SGS-THOMSON commercialisé sous la référence ST 1335. Avantageusement, la puce sera conçue sous forme monolithique.

Une variante de la figure 2 est illustrée sur la figure 3, où le
30 terminal 22 de la figure 1 comprend, outre les éléments du terminal 20, ceux de la carte 21 disposés dans un module 15, les éléments communs aux

deux figures 2,3 portant les mêmes références. Toutefois, les moyens de coopération 5,13 de la figure 2 sont remplacés par une liaison permanente entre le microprocesseur 2 et le microprocesseur 9.

5 Une variante de la figure 3 est représentée sur la figure 5. Ici, le terminal 50 ne comprend qu'un seul microprocesseur 51 ou équivalent, relié à une mémoire RAM 52 et à une mémoire non volatile 53. La mémoire non volatile 53 comprend une zone 54 rendue accessible de l'extérieur du terminal par le microprocesseur 51, et une zone secrète 55 accessible
10 seulement au microprocesseur 51. Le microprocesseur 51 possède la caractéristique autoprogrammable du microprocesseur 9, décrite en relation avec la figure 2. Enfin, le terminal 50 possède une interface de transmission 56 lui permettant de communiquer avec le réseau de communication de données 26 de la figure 1.

15

La description qui suit fera référence, de façon non limitative, à la forme de réalisation de la figure 2 et le terminal 20 sera dénommé « lecteur » en raison de sa fonction lecteur de la carte 21.

20

Les mémoires de la carte sont organisées de la façon suivante : une mémoire de type ROM, une mémoire de travail de type RAM, et une mémoire programmable non volatile de type EEPROM ou FLASH. Comme représenté sur le tableau 1, la mémoire ROM contient une zone de système d'exploitation de base comprenant au minimum des sous-programmes ou
25 routines telles que celles d'entrée/sortie et d'écriture/lecture en mémoire et une zone de système d'exploitation d'une mémoire virtuelle, cette mémoire virtuelle étant constituée par la mémoire des banques de données 23 à 25. Le système d'exploitation de base et le système d'exploitation de la mémoire virtuelle forment ensemble ce que l'on appellera par la suite le « système
30 d'exploitation de la carte ».

Le système d'exploitation de la mémoire virtuelle est capable de gérer de préférence au moins neuf commandes. Quatre commandes au moins sont lancées par le lecteur vers la carte :

- Chargement d'applications en carte.
- 5 - Exécution en carte des applications précédemment chargées.
- Effacement d'applications en carte.
- Contrôle de présence d'applications en carte.

Cinq autres commandes sont lancées par la carte vers le lecteur :

- Déchargement d'applications vers le réseau .
- 10 - Rechargement d'applications depuis le réseau.
- Suspension du processus de chargement .
- Reprise du processus de chargement.
- Effacement d'applications dans le réseau.

Dans une réalisation particulière, le système d'exploitation de la mémoire virtuelle filtre et transmet au programme de l'application chargé en mémoire programmable, tous les ordres reçus de l'extérieur qui doivent être traités par ce programme.

Dans le présent texte, le terme « information » désigne tout programme exécutable ou donnée non exécutable en général. Le terme « application » désigne un programme particulier, destiné à mettre en oeuvre une application d'un fournisseur de services ou de produits, et des données d'application associées..

Toujours selon le tableau 1, la mémoire programmable comporte au minimum trois zones :

- une première zone dite " des données de système " contenant un code "C" identifiant la carte ;
- une seconde zone dite « de données de gestion » contenant des données de gestion des applications , à savoir une clé de signature dite " SWAP "
- 30 particulière à chaque carte, une ou plusieurs clés de chiffrement liées selon

10

le cas à des fournisseurs d'applications ou à des applications particulières, et un tableau appelé " TAB_APPLI ", et

-une troisième zone dite « de chargement », utilisée pour recevoir les informations d'applications, c'est-à-dire du programme exécutable et/ou des

5 données nécessaires au fonctionnement de ce programme.

Au départ, la carte peut être donnée à son porteur avec une zone de chargement et un tableau TAB_APPLI vides. Au moins la clé SWAP est située dans la zone secrète 11 de la mémoire non volatile 10 de la carte.

10

Zone de chargement des informations d'applications
Zone des données de gestion (SWAP, TAB_APPLI, ..)
Zone des données de système (code C,)
Zone du système d'exploitation de la mémoire virtuelle (ROM)
Zone du système d'exploitation de base (ROM)

Tableau 1

Le tableau TAB_APPLI contient les informations correspondant aux applications disponibles dans la carte, soit que ces applications sont
15 physiquement contenues en carte , soit qu'elles sont virtuellement
contenues en carte car déchargées vers le réseau. Il a la structure suivante :

Code de l'application	Adresse de stockage	nombre d'octets	Signature des informations	Chargement/ Déchargement
I	ADR-I	l	SGN-I	Chargé
J	ADR-J	m	SGN-J	Déchargé
K	ADR-K	n	SGN-K	Chargé

Tableau 2 : TAB_APPLI

Le tableau TAB_APPLI 2 comprend autant de lignes que d'applications rendues disponibles par la carte et, pour chaque ligne, cinq colonnes. Une première colonne définit un code d'identification I,J,K de l'application. Une deuxième colonne définit une adresse de stockage ADR-I,ADR-J,ADR-K à partir de laquelle l'application est stockée en carte. Une troisième colonne définit un nombre d'octets représentant la quantité d'informations de l'application. Une quatrième colonne définit une signature portant sur l'ensemble des octets de l'application, calculée en utilisant un algorithme et la clé SWAP de la carte en tant que clé secrète. En tant qu'algorithme, on peut utiliser un algorithme symétrique tel que le D.E.S. (de l'anglais Data Encryption Standard) ou asymétrique tel que le R.S.A. (des auteurs Rivest, Shamir et Adleman); avantageusement cependant, il suffira d'utiliser une fonction plus simple, telle qu'une fonction de hachage comme MD5 ou SHA, ou une fonction telle que le « ou exclusif », puisque, dans le cadre de l'invention, la signature ne sort pas de la carte et se trouve donc préservée. Enfin, une cinquième colonne définit si l'application concernée est dans un état « chargé » en carte ou « déchargé » dans une banque de données.

Dans un premier temps, un porteur de carte ou un fournisseur d'applications désire charger en carte une première application ayant un code d'identification " K". L'exécution d'une commande de chargement peut être conditionnée par une authentification de porteur ou de fournisseur d'applications menée à bien. Le mécanisme d'authentification bien connu en soi consiste, pour le porteur ou le fournisseur d'applications, à fournir à la

carte une information lui permettant de s'assurer qu'elle dialogue avec un interlocuteur habilité.

La commande de chargement contient un ordre de chargement, le code C de la carte, le code K de l'application et le nombre d'octets n d'informations correspondant à cette application, ce qui donne le format de commande suivant :

Ordre de Chargement	Carte C	Appli K	nombre n
---------------------	---------	---------	----------

Une fois la commande reçue par la carte, le système d'exploitation de la carte vérifie que le code C envoyé est bien le même que celui enregistré dans la zone des données de système . Dans la négative, la carte renvoie au réseau un message d'erreur. Dans l'affirmative, les informations de l'application sont donc bien destinées à cette carte : le système d'exploitation de la carte lit alors le tableau TAB_APPLI dans la zone des données de gestion pour déterminer s'il s'agit d'un chargement initial ou non. Au départ, TAB_APPLI ne contient pas d'informations sur l'application K ; si ce n'est pas le cas, la carte répond au lecteur par le message « application déjà chargée » ; si c'est le cas, il s'agit donc d'un chargement initial. Le système d'exploitation de la carte détermine si les n octets peuvent être logés dans sa mémoire : dans l'affirmative, elle calcule l'adresse de début " ADR-K " d'un premier bloc de n octets disponibles dans la zone de chargement. Dans la négative, elle renvoie le message « mémoire insuffisante ». Enfin, la carte indique au lecteur qu'il peut envoyer les n octets de l'application, à l'aide de la réponse " OK_Chargement ". Le lecteur envoie alors les n octets de l'application .

Une fois les informations de l'application stockées en mémoire programmable, le système d'exploitation de la carte calcule la signature « SGN-K » de ces informations. Il rentre alors dans le tableau TAB_APPLI le code d'application K, l'adresse de stockage ADR-K, le nombre d'octets n,

et la signature SGN-K. Une fois cette opération effectuée, l'indicateur "Chargement/Déchargement" est positionné sur "Chargé". La mise à jour du tableau TAB_APPLI étant terminée, le système d'exploitation de la carte peut alors envoyer un compte-rendu, à travers le lecteur, au porteur de carte

5 ou au fournisseur d'applications, indiquant que le chargement de l'application a été correctement effectué. Le tableau TAB_APPLI possède alors la structure suivante :

Code de l'application	Adresse de stockage	Nombre d'octets	Signature des informations	Chargement/Déchargement
K	ADR-K	n	SGN-K	Chargé

Tableau 3 : TAB_APPLI

10

Selon une première variante, le système d'exploitation de la carte peut lancer, juste après le chargement, le programme exécutable contenu dans les informations applicatives, c'est-à-dire dans les informations de l'application. Ceci permet d'initialiser les informations applicatives. Par

15 exemple, dans le cas d'une application Porte-Monnaie Electronique, la première exécution du programme permet d'initialiser à 0 Frs le solde du porte-monnaie écrit dans la mémoire. Selon une seconde variante, le programme exécutable est lancé lors d'une première commande envoyée par le lecteur à la carte et faisant appel à l'application considérée. De façon

20 simple, l'adresse de début d'exécution de l'application est « ADR-K », mais on peut utiliser un adressage indirect : l'adresse désignée est alors, de façon connue en soi dans le domaine des microprocesseurs, le contenu de la mémoire noté [ADR-K] qui contient l'adresse d'exécution.

25

Le lecteur envoie à la carte des commandes en spécifiant le type d'application ; par exemple, ce type peut être codé dans le premier des cinq octets d'une commande selon la norme ISO 7816-3 ; cet octet est appelé

dans la dite norme : « CLA ». Le système d'exploitation de la mémoire virtuelle de la carte contrôle les commandes que lui envoie le lecteur et détermine le code de l'application correspondant à la commande. Puis, il lit dans le tableau TAB_APPLI si le code est écrit ; si c'est le cas, la carte peut

5 exécuter l'application K. Si ce n'est pas le cas, la carte ne peut exécuter l'application K : elle répond en envoyant un message d'erreur. Si le code K est écrit dans TAB_APPLI, la valeur de l'indicateur « Chargement/Déchargement » est ensuite testée. S'il est positionné sur « Chargement », les informations applicatives sont bien présentes en

10 mémoire programmable de la carte. Dans ce cas, le système d'exploitation de la carte donne la main à un programme de l'application situé à l'adresse ADR-K ou [ADR-K]. Nous allons voir par la suite ce qui se passe lorsque la mémoire programmable de la carte ne contient pas les informations applicatives, parce qu'elles ont déjà été déchargées.

15

Supposons maintenant que le porteur de carte ou le fournisseur d'applications désire que sa carte contienne les informations d'une seconde application, notée « J » par exemple. Cela est possible en chargeant les informations applicatives « J » dans la mémoire programmable de la carte.

20 De même que précédemment, le porteur de carte ou le fournisseur d'applications s'authentifie en présentant un secret suivi de la commande de chargement d'informations applicatives suivante :

Ordre de chargement	Carte C	Appli J	nombre m
---------------------	---------	---------	----------

25 Elle se présente comme la précédente relative au chargement de l'application K ; ici, le nombre d'octets de l'application est m.

Le système d'exploitation de la carte vérifie le code C et recherche le premier bloc de m octets disponible dans la mémoire

30 programmable. Supposons que la mémoire programmable ne peut

physiquement contenir en même temps les deux blocs d'informations applicatives constitués par l'application K et l'application J, mais qu'elle peut contenir l'application J si elle décharge tout ou partie de l'application K. La carte informe le lecteur qu'elle suspend le processus de chargement de l'application J à l'aide d'une commande spécifique envoyée au lecteur, et décide alors de décharger l'application K dans une banque de données qui peut être considérée comme la mémoire virtuelle de la carte. Ce déchargement va libérer de la place mémoire pour charger l'application J.

Le déchargement consiste alors à transférer dans l'une des banques de données 23 à 25 du réseau destinée notamment à la carte actuelle, les informations applicatives particulières à cette carte. Par le calcul de signature effectué lors du chargement, la carte est assurée de pouvoir contrôler l'intégrité et l'authenticité de ses propres informations lors d'un rechargement ultérieur. De plus, le fait d'avoir déjà effectué le calcul de signature lors du chargement initial optimise le temps d'exécution de la commande de déchargement. La carte envoie au lecteur la commande suivante :

Ordre de déchargement vers le réseau	Carte C	Appli K	nombre n	n octets d'informations
---	---------	---------	----------	----------------------------

20

Cette commande comporte, comme la commande de chargement, le code C de la carte, celui K de l'application à décharger, et le nombre d'octets n d'informations de l'application ; elle comporte en plus le contenu même de ces n octets d'informations, transmis au lecteur en même temps que l'ordre de déchargement. Dans le cas où le déchargement de l'application intervient alors qu'une partie de celle-ci a déjà été exécutée, des informations de contexte, permettant de reprendre ultérieurement l'exécution de l'application à l'endroit où elle a été interrompue, sont, soit stockées dans la mémoire programmable de la carte, soit ajoutées aux n

25

octets d'informations de l'application et déchargées en même temps qu'eux dans le réseau.

Il est possible d'indiquer un identifiant de destinataire sous la
5 forme d'une adresse de réseau. Avantageusement, le réseau possède une
table de correspondance qui associe chaque carte à l'adresse de la banque
de donnée qui lui est notamment destinée. Ceci permet d'éviter à la carte
d'avoir à stocker ladite adresse ou ledit identifiant, et de rassembler dans
une même banque de données toutes les informations déchargées à partir
10 d'une même carte.

Le lecteur reçoit la commande, mais reconnaît qu'elle est destinée
au réseau : il la renvoie donc vers la banque de données à laquelle elle est
adressée. Si le réseau possède plusieurs banques de données, le choix
15 peut s'effectuer en fonction du code C de la carte. La banque de donnée
reçoit les n octets d'informations applicatives et renvoie à la carte, via le
lecteur, un accusé de bonne réception indiquant que le stockage s'est bien
passé. La carte modifie alors le tableau TAB_APPLI en positionnant
l'indicateur Chargement/Déchargement sur " Déchargé ". La place mémoire
20 occupée jusque-là par les informations applicatives de l'application K
devient disponible. L'opération de chargement de l'application J peut alors
reprendre et la carte envoie au lecteur une commande de reprise du
processus de chargement ; l'opération de chargement s'effectue de façon
identique à celle de K. Le système d'exploitation de la carte détermine
25 l'adresse de stockage ADR-J des m octets de l'application J et indique au
lecteur par un message « OK_Chargement » qu'il peut envoyer les m octets
d'informations applicatives.

Le lecteur envoie les m octets d'informations applicatives qui sont
30 écrits à partir de l'adresse " ADR-J ". Une fois les informations de
l'application J stockées en mémoire programmable, le système d'exploitation

de la carte calcule une signature de celles-ci en effectuant un calcul cryptographique à l'aide de la clé SWAP. Enfin, le système d'exploitation met à jour le tableau TAB_APPLI en écrivant le code J, les valeurs ADR-J, m et SGN-J, et met à jour l'indicateur "Chargement/Déchargement" en le positionnant sur "Chargé". Le système d'exploitation peut alors envoyer au lecteur un compte-rendu indiquant que le chargement a été correctement effectué.

Le tableau TAB_APPLI possède alors les valeurs suivantes :

10

Code de l'application	Adresse stockage	nombre d'octets	Signature des données	Chargement/Déchargement
K	ADR-K	n	SGN-K	Déchargé
J	ADR-J	m	SGN-J	Chargé

tableau 4 : TAB_APPLI

Une fois terminée la mise à jour du tableau TAB_APPLI, le système d'exploitation de la carte peut alors lancer l'application J de la même façon qu'il a lancé l'application K et la carte exécute la commande d'exécution que le lecteur lui avait envoyée.

Si le porteur de carte ou le fournisseur d'applications connecte sa carte à un lecteur et désire exécuter une nouvelle fois l'application K, le système d'exploitation de la carte analyse le contenu du tableau TAB_APPLI pour déterminer si cette application est accessible avec cette carte. Dans le cas présent, l'application K est bien enregistrée dans TAB_APPLI, mais elle a été déchargée dans le réseau. Une autre application est en mémoire, c'est J et elle occupe m octets. Le système d'exploitation teste alors si l'application K qui occupe n octets en mémoire peut être chargée dans ce qui reste disponible en mémoire. Comme on l'a supposé précédemment, la réponse à ce test est négative. Le système d'exploitation décide alors de décharger l'application J actuelle pour pouvoir recharger l'application K.

La commande, émise par la carte, de déchargement vers le réseau de J est :

Ordre de déchargement vers le réseau	Carte C	Appli J	nombre m	m octets d'informations
---	---------	---------	-------------	----------------------------

5

L'opération une fois effectuée, l'indicateur de chargement de l'application J dans TAB_APPLI est mis en position « Déchargé ». La place mémoire étant maintenant disponible, le système d'exploitation envoie au lecteur une commande de rechargement de l'application K depuis le réseau.

10 Cette commande a le format suivant :

Ordre de rechargement à partir du réseau	Carte C	Appli K	nombre n
---	---------	---------	-------------

Le lecteur reçoit la commande et la renvoie vers la banque de donnée associée à la carte C. La banque de donnée qui possède les informations de la carte C reçoit la commande et recherche dans le fichier de cette carte, les n octets d'informations applicatives relatives à l'application K. La banque de données élabore le message suivant, qui est la réponse à la dernière commande de la carte. Cette réponse est transmise

20 à la carte via le lecteur :

Carte C	Appli K	nombre n	n octets de données
---------	---------	----------	---------------------

Le système d'exploitation de la carte peut vérifier que les codes C, K et la valeur n reçus, sont bien identiques à ceux de la commande de déchargement émise précédemment. Si l'identité est réalisée, la commande se poursuit par la réception des n octets de données qui sont écrits à partir

5 de l'adresse ADR-K dans la zone de chargement, cette adresse étant à cet effet lue par le système d'exploitation dans le tableau TAB_APPLI ou récupérée à partir des informations de contexte rechargées. Dans le même temps, le système d'exploitation calcule la signature des n octets écrits par un calcul cryptographique utilisant la valeur de la clé SWAP. La signature

10 recalculée est alors comparée à la valeur écrite dans le tableau TAB_APPLI. Si les données reçues du réseau ne sont pas identiques à celles déchargées précédemment, les deux valeurs de signature ne seront pas égales. Il existe alors un doute sur l'authenticité ou l'intégrité des informations reçues. Les informations chargées ne peuvent donc pas être

15 exécutées. La carte renvoie au lecteur un message d'erreur indiquant une réception d'informations erronées au cours de la dernière opération de chargement, et l'impossibilité d'exécuter l'application K ; le système d'exploitation ne met pas l'indicateur de chargement en position « chargé » ; le cas échéant, il peut effacer le contenu de l'application K.

20

Si en revanche les deux valeurs de signature sont égales, les informations reçues correspondent bien à celles de l'application K précédemment chargée dans la carte. Une fois ces contrôles effectués, le système d'exploitation de la carte met à jour le tableau TAB_APPLI en

25 mettant l'indicateur de chargement de l'application K sur la position « Chargé ».

Le tableau TAB_APPLI a alors les valeurs suivantes :

Code de l'application	Adresse de stockage	nombre d'octets	Signature des données	Chargement/ Déchargement
K	ADR-K	n	SGN-K	Chargé
J	ADR-J	m	SGN-J	Déchargé

Tableau 5 : TAB_APPLI

5 Une fois terminée la mise à jour du tableau TAB_APPLI, le système d'exploitation lance l'application K comme précédemment, et la carte peut exécuter la dernière commande de type applicative envoyée par le lecteur.

10 On a décrit précédemment que, lors de la réception par la carte d'une commande de chargement d'une application non actuellement stockée, le système d'exploitation de la carte teste la place disponible en mémoire. Si celle-ci est suffisante, le chargement peut s'opérer sans décharger l'application actuellement en mémoire. Il existe alors deux applications dans la carte. Le tableau TAB_APPLI prend alors la configuration suivante :

Code de l'application	Adresse de stockage	nombre d'octets	Signature des données	Chargement/ Déchargement
K	ADR-K	n	SGN-K	Chargé
I	ADR-I	l	SGN-I	Chargé
J	ADR-J	m	SGN-J	Déchargé

Tableau 6 : TAB_APPLI

20 Dans cet exemple, deux applications I et K co-habitent dans la carte : elles sont directement exécutables. Une troisième application J est accessible à l'aide de cette carte, mais il faut la recharger à partir du réseau.

Les mémoires non volatiles de la carte contiennent les informations suivantes :

ADR-K Programme de l'application K Données de l'application K	ADR-I Programme de l'application I Données de l'application I	Libre
Données de gestion (clé SWAP, TAB_APPLI,...)		
Données de système (code C...)		
Système d'exploitation de la mémoire virtuelle (ROM)		
Système d'exploitation de base (ROM)		

Tableau 7

5

Ce tableau correspond au tableau 1 précité, dans lequel la zone de chargement est détaillée comme suit : on voit que la zone de chargement des informations applicatives comprend trois sous-zones : une zone recevant les informations de l'application K, une zone recevant les informations de l'application I, et une zone résiduelle libre qui est de taille inférieure à m.

A la lumière de cet exemple, on comprend mieux les caractéristiques de l'invention. La carte est dotée d'un système d'exploitation minimum permettant de gérer la place mémoire, de charger ou décharger des applications, de signer les informations applicatives à décharger vers le

réseau, de vérifier les informations applicatives déchargées et reçues du réseau en comparant les signatures, et de lancer des applications chargées dans la mémoire. La signature permet de vérifier que les informations applicatives stockées dans la banque de données ont bien été
5 préalablement chargées dans cette carte. Le lecteur est doté d'un programme qui reconnaît les commandes de déchargement et rechargement de la carte et de moyens pour transmettre les dites commandes au réseau. Enfin, le réseau est équipé de banques de données, la mémoire de ces banques pouvant être considérée comme une extension de la mémoire
10 programmable de la carte.

Comme on l'a vu en préambule, l'inscription de routines dans la mémoire programmable pour modifier le fonctionnement du programme en ROM ne peut être réalisée que par des personnes connaissant ce
15 programme. Les sauts vers ces routines et leurs retours dans le programme en ROM nécessitent de connaître précisément les adresses, les paramètres d'entrée et de sortie de ces routines, l'utilisation de la mémoire de travail, ..etc. La présente invention résout ce problème en évitant d'utiliser ces routines et, par voie de conséquence, de divulguer les spécifications de ces
20 routines, tout en autorisant l'exécution de nombreuses applications. Les programmes applicatifs s'exécutent en faisant le moins possible appel au programme en ROM. Le concepteur de ce programme peut indiquer les points d'entrée à certaines routines dites élémentaires : réception d'octets, émission d'octets, écriture de n octets en mémoire programmable, calcul
25 cryptographique ...etc.

Une première amélioration de l'invention consiste à chiffrer les informations applicatives pour les protéger lors de leurs différents transferts entre le dispositif de traitement de l'information destiné à accueillir des
30 applications (tel que la carte 21 ou le terminal 22 de la figure 1) et le réseau, et lors de leur stockage en dehors de la carte 21 ou du terminal 22.

Un premier chiffrement d'application concerne le chargement initial de l'application par un fournisseur d'applications et utilise une clé de base secrète, détenue par le dispositif de traitement de l'information et le

5 fournisseur d'applications situé dans le réseau ; dans le cas où le dispositif de traitement de l'information est une carte, son lecteur ignore la clé de base. Avantageusement, chaque application est chiffrée avec une clé diversifiée propre, obtenue à partir de la clé de base et d'un diversifiant constitué par un paramètre spécifique de l'application , par exemple son

10 code K ou son adresse de stockage ADR-K dans la mémoire programmable. Ce diversifiant peut être stocké dans le tableau TAB_APPLI de sorte que le système d'exploitation peut facilement le retrouver lors des commandes de chargement / déchargement.

15 Lors du chargement initial de l'application par le fournisseur d'applications dans le dispositif de traitement de l'information 21 ou 22, ce fournisseur calcule la clé diversifiée associée à cette application et chiffre l'application au moyen de celle-ci avant de l'envoyer dans le réseau ; à réception, le dispositif de traitement de l'information calcule la clé diversifiée

20 associée à cette application et la déchiffre avec celle-ci, avant de la stocker dans la zone de chargement de la mémoire programmable.

Un second chiffrement de l'application concerne les déchargements et rechargements effectués par le dispositif de traitement de

25 l'information 21, 22. Lors d'un déchargement de l'application par le dispositif de traitement de l'information 21,22 vers une banque de données, l'application est à nouveau chiffrée par ce dispositif. La clé de chiffrement utilisée n'a pas à être partagée par le dispositif de traitement de l'information avec tout autre interlocuteur tel que le fournisseur d'applications : n'importe

30 quelle clé générée par le dispositif de traitement de l'information conviendra,

puisque c'est ce même dispositif, et lui seul, qui effectuera le déchiffrement ultérieur.

Avantageusement, la carte peut utiliser le procédé décrit par le document US-A-4,907,270 qui a pour objet de fournir un procédé pour s'assurer de l'authenticité et de l'intégrité d'un message chiffré.

Le chiffrement décrit ci-dessus permet d'éviter que des informations applicatives puissent être découvertes par un fraudeur, et empêche la copie frauduleuse des programmes applicatifs.

10

En plus des commandes décrites précédemment, il est possible de prévoir deux commandes supplémentaires : une commande d'effacement d'applications, et une commande de contrôle de présence d'applications en carte.

15

La commande d'effacement d'applications consiste, pour le porteur de carte ou le fournisseur d'applications, à envoyer à la carte une commande destinée à supprimer les applications qui ne sont plus utilisées ; son format est le suivant :

20

Ordre d'effacement d'applications	Carte C	Appli K	nombre n
--------------------------------------	---------	---------	----------

Elle comprend un ordre d'effacement d'applications, le code C de la carte concernée, le code K de l'application, et éventuellement le nombre n d'octets d'informations de l'application. Si l'application concernée est chargée en carte, le système d'exploitation de la carte rend disponible l'espace mémoire réservé jusque-là à l'application K. Si en revanche l'application K était déchargée dans une banque de données, la carte envoie vers celle-ci un ordre d'effacement qui a le même format que celui ci-dessus. Enfin, une fois que l'ordre d'effacement a été exécuté, le système

d'exploitation efface la ligne du tableau TAB_APPLI concernant cette application.

- La commande de contrôle de présence d'applications en carte
- 5 peut prendre deux formes différentes. La première forme de la commande permet au porteur de carte ou au fournisseur d'applications de demander à la carte si elle possède une application particulière ; son format est le suivant :

Ordre de contrôle de présence d'applications	Carte C	Appli K	nombre n
---	---------	---------	----------

10

Elle comprend un ordre de contrôle de présence d'applications, le code C de la carte concernée, le code K de l'application, et éventuellement le nombre n d'octets d'informations de l'application.

- 15 La seconde forme de la commande permet au porteur de carte ou au fournisseur d'applications de demander à la carte l'ensemble des lignes de son tableau TAB_APPLI , à l'exclusion bien évidemment des signatures et éventuellement du nombre n d'octets et de l'indicateur de chargement. Le format de la commande est le suivant :

20

Ordre de contrôle de présence d'applications	Carte C
--	---------

- Une seconde amélioration de l'invention consiste à ne déclencher le déchargement d'une application vers le réseau que lorsque cela est nécessaire. Si, au moment où il faut libérer de la mémoire, l'application
- 25 chargée n'a pas été modifiée et si le réseau possède déjà les mêmes informations applicatives de cette application, il n'est pas utile de décharger ces informations. La seconde amélioration a pour objet d'éviter de stocker plusieurs fois les mêmes valeurs d'informations applicatives sur le réseau.

Pour mettre en place cette amélioration il faut modifier le tableau TAB_APPLI, voici la nouvelle structure :

Code de l'application	Adresse de stockage	nombre d'octets	Signature des informations	Chargement/ Déchargement	Modification
K	ADR-K	n	SGN-K	Chargé/ Déchargé	OUI/ NON

Tableau 8 : TAB-APPLI

5

On a ajouté une sixième colonne au tableau, qui contient un indicateur noté " Modification ", pouvant prendre deux valeurs : Oui ou Non. Lors du chargement initial d'une application, l'indicateur est positionné à

10 " Oui " : cette valeur indique qu'il faut décharger les informations applicatives vers le réseau pour libérer la place mémoire correspondante. Par contre, après une commande de rechargement à partir du réseau, l'indicateur est positionné à " Non " : cette valeur indique que les informations applicatives

15 l'information (carte 21 ou terminal 22 de la figure 1) sont identiques à celles mémorisées dans la banque de données du réseau. Tant que l'indicateur reste à « Non », le système d'exploitation du dispositif de traitement de l'information n'effectue pas de commande de déchargement de l'application ; il positionne uniquement l'indicateur de chargement en position

20 « Déchargé » pour qu'une autre application puisse occuper sa place en mémoire. L'indicateur est positionné à " Oui " lorsque l'on modifie les informations applicatives ; par voie de conséquence, la valeur de signature n'est alors plus exacte : il faudra la recalculer lors du déchargement.

25

Cette modification peut intervenir dans au moins deux cas. Le premier cas est une mise à jour du programme applicatif, soit pour le rendre plus performant en rajoutant des fonctions supplémentaires, soit pour

corriger un défaut. Le second cas arrive fréquemment lorsque, dans la mémoire programmable du dispositif de traitement de l'information 21 ou 22 , des données sont mêlées au programme applicatif. Par exemple, une application porte-monnaie électronique contient à la fois le logiciel pour
5 gérer les débits et les crédits, mais aussi des données dont le solde. A chaque utilisation, cette valeur évolue généralement et donc, l'indicateur " Modification " est presque toujours en position " Oui ".

Ce dernier exemple amène à une troisième amélioration de la
10 présente invention. On voit que dans les informations applicatives, existent à la fois du programme exécutable et des valeurs de données applicatives susceptibles d'évoluer souvent. Les moyens décrits dans la troisième amélioration décrite ci-après permettent de bien séparer les deux types d'informations. Le dispositif de traitement de l'information choisit alors de ne
15 décharger vers le réseau que les informations qu'il a effectivement modifiées.

Pour réaliser cette troisième amélioration, il convient de perfectionner l'organisation des mémoires non volatiles, qui peut se
20 schématiser de la façon suivante :

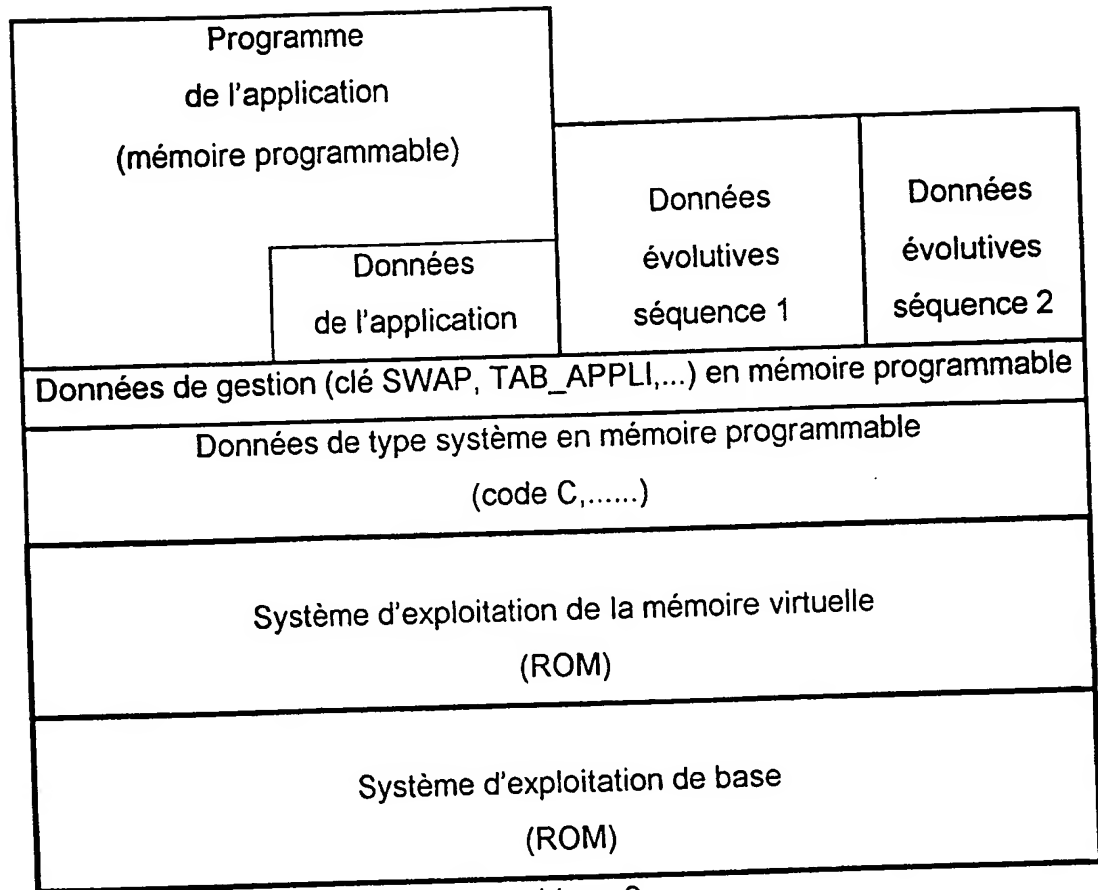


tableau 9

Le tableau 9 diffère du tableau 1 précité par la structure de sa zone de chargement de la mémoire programmable, qui se présente comme suit :

- un bloc relatif à l'application en tant que telle et comprenant deux sous-blocs d'informations :
 - un bloc relatif au programme exécutable de l'application, noté « programme de l'application » ;
 - un bloc relatif aux données (non exécutables) évolutives de l'application, noté « données de l'application » ;
- un certain nombre de blocs de données (non exécutables) évolutives correspondant à des exécutions particulières du programme exécutable : ces exécutions sont appelées par la suite des « séquences ». Par définition,

les données d'une séquence sont temporaires, c'est-à-dire qu'elles ne sont utilisées que lors de cette séquence, et pas lors des séquences précédentes ou suivantes. C'est ce qui les distingue des « données de l'application » précitées, lesquelles sont utilisées durant toutes les séquences. Sur le tableau 9, deux blocs de données de séquences sont représentés, notés « données évolutives séquence 1 » et « données évolutives séquence 2 ». Le rôle de ces différents blocs d'informations sera expliqué dans l'exemple qui va suivre.

10 Pour réaliser cette troisième amélioration, le tableau TAB_APPLI est modifié, il possède la structure suivante :

Code application/ Numéro de séquence	Informations relatives au programme exécutable et aux données de l'application				Informations relatives aux données évolutives des séquences notées « i »			
	adresse de stockage	nombre d'octets	signature	Charge./ Décharge.	adresse de stockage	nombre d'octets	signature	Charge./ Décharge
P/1	ADR- Cod-P	p-cod	SGN- cod-P	Chargé	ADR- Dat-P/1	p-dat	SGN-dat-P/1	Chargé
P/2	ADR- Cod-P	p-cod	SGN- cod-P	Chargé	ADR- Dat-P/2	p-dat	SGN-dat-P/2	Chargé
J/1	ADR- Cod-J	j-cod	SGN- cod-J	Chargé	ADR- Dat-J/1	j-dat	SGN-dat-J/1	Chargé
J/2	ADR- Cod-J	j-cod	SGN- cod-J	Chargé	ADR- Dat-J/2	j-dat	SGN-dat-J/2	Déchargé

tableau 10 : TAB_APPLI

15

Vis-à-vis du tableau TAB_APPLI 2 précité, ce tableau présente les différences suivantes. La première colonne spécifie, outre le code de l'application, le numéro « i » de la séquence concernée. Les informations traitées le sont en deux groupes : celles relatives au programme exécutable et aux données de l'application, et celles relatives aux données évolutives

20

des séquences. Pour chaque groupe d'informations , on retrouve les quatre colonnes suivantes du tableau TAB_APPLI 2 : adresse de stockage , nombre d'octets , signature , indicateur de chargement. Chaque ligne du tableau correspond à une séquence donnée P/1 ou P/2 toutes deux relatives
5 à une application P, ou une séquence J/1 ou J/2 toutes deux relatives à une autre application J. Dans différentes cases du tableau , le code de l'application est mentionné pour rappeler que la valeur considérée est relative à une application donnée ; par exemple :

- ADR-Cod-P : adresse de stockage relative à l'application P
- 10 • j-cod : nombre d'octets relatif à l'application J

Par ailleurs, le symbole « Cod » indique que la valeur considérée est relative à une information de type « application » (programme ou données du premier groupe), tandis que « Dat » indique que la valeur considérée est relative à une information de type « séquence » (données du second
15 groupe) ; par exemple :

- SGN-cod-P : signature d'informations (programme ou données) relatives à l'application P
- SGN-dat-J/2 : signature de données relatives à la séquence N°2 de
20 l'application J

Un exemple décrira mieux le problème posé et la façon de le résoudre en utilisant la présente invention.

Le dispositif de traitement de l'information (carte 21 dans ce cas)
25 vient de recevoir une commande de chargement initial de l'application P : application de paiement de type Porte-Monnaie Electronique (PME). Les informations applicatives stockées en mémoire programmable sont le programme exécutable et les données relatives à l'application ; il n'y a pas encore de données évolutives correspondant à une séquence. Ces
30 informations comprennent n-Cod octets stockés à partir d'une adresse ADR-Cod-P. L'indicateur de chargement est positionné à « Chargé ». En

plus des informations relatives au programme exécutable et aux données de l'application, les informations transmises lors de la commande contiennent un nombre d'octets de données évolutives « p-dat » relatives à une séquence i. Le tableau TAB_APPLI possède alors les valeurs suivantes :

5

Code application	Informations relatives au programme exécutable et aux données de l'application				informations relatives aux données évolutives des séquences notées « i »			
Numéro de séquence	adresse de stockage	nombre d'octets	signature	Chargé./ Déchargé.	adresse de stockage	nombre d'octets	signature	Chargé./ Déchargé
P/i	ADR- Cod-P	p-cod	SGN- cod-P	Chargé	0	p-dat	0	0

tableau 11 : TAB_APPLI

Les transactions sont validées par un circuit électronique appelé module de sécurité. Ce module peut se situer soit dans le terminal lecteur de carte 20 de la figure 1, soit, si on désire un maximum de sécurité, dans un centre d'agrément bancaire qui peut se situer très loin du terminal 20. Une transaction de type P.M.E. se déroule en plusieurs étapes qui nécessitent des communications entre la carte, le terminal et le module de sécurité. L'achat peut s'effectuer chez un commerçant doté d'un terminal avec module, mais il peut aussi être fait au domicile du porteur de la carte dont le terminal n'est pas doté d'un module.

La carte est sollicitée pour effectuer un achat par un ordre d'initialisation d'une transaction. Le système d'exploitation de la carte reconnaît un ordre de type applicatif ; il interroge alors son tableau TAB_APPLI. L'interrogation du tableau lui indique que l'application correspondant à l'ordre est bien chargée et qu'aucune séquence n'a été allouée. Le système d'exploitation initialise alors une séquence en lui attribuant un numéro, « 1 » par exemple. Il alloue à cette séquence une place mémoire de « n-dat » octets, à partir de l'adresse ADR-Dat-P/1.

L'indicateur de chargement correspondant à cette séquence est positionné sur « Chargé ». Le tableau TAB_APPLI possède alors les valeurs suivantes :

Code application / Numéro de séquence	Informations relatives au programme exécutable et aux données de l'application				informations relatives aux données évolutives des séquences notées « i »			
	adresse de stockage	nombre d'octets	signature	Chargé./ Déchargé	adresse de stockage	nombre d'octets	signature	Chargé./ Déchargé
P/1	ADR-Cod-P	n-cod	SGN-cod-P	Chargé	ADR-Dat-P/1	n-dat	0	Chargé

tableau TAB_APPLI 12

5

Puis, le système d'exploitation de la carte lance le programme applicatif en effectuant un saut à l'adresse ADR-Cod-P : il spécifie l'adresse ADR-Dat-P/1 des données temporaires à utiliser, ce qui permet à

10 l'application de connaître l'endroit où sont mémorisées les données de la séquence. Ces données sont, entre autres, le montant de la transaction, l'objet de la transaction, l'organisme vendeur et la date de la transaction. En revanche, une donnée telle que le solde du porte-monnaie électronique n'est pas une donnée temporaire de séquence, car sa durée de vie dépasse

15 celle d'une séquence ; étant de type applicative, cette donnée est mémorisée avec le programme de l'application.

L'achat d'un premier produit est en cours : la carte envoie alors au

20 lecteur un message en vue d'obtenir une validation de la transaction auprès d'un centre de paiement accessible par le réseau. Cette communication peut durer un certain temps. En effet, les communications peuvent être perturbées et les données envoyées peuvent être longuement analysées par le centre d'agrément bancaire. Tout cela provoque un allongement de la durée globale de la transaction. Pendant ce temps,

l'utilisateur décide d'effectuer un second achat. La présente invention va permettre d'éviter d'attendre la fin de la première transaction pour commencer la seconde.

- 5 Pour effectuer ce second achat, la carte est sollicitée une seconde fois par un nouvel ordre d'initialisation d'une transaction. De même que précédemment, le système d'exploitation de la carte vérifie que le programme exécutable de l'application PME est chargée en mémoire programmable. Cette vérification s'effectue en interrogeant son tableau
- 10 TAB_APPLI ; le système d'exploitation reconnaît alors la présence du programme et d'une séquence (1) qui est en cours. Pour cela, il affecte à cette seconde exécution un nouveau numéro de séquence (2) et initialise le tableau TAB_APPLI en rajoutant une nouvelle ligne à celui-ci. Puis, il vérifie s'il existe suffisamment de place pour allouer dans la mémoire
- 15 programmable n-dat octets pour les informations de types données non exécutables. Si la place est suffisante, une nouvelle adresse ADR-Dat-P/2 est déterminée et la seconde transaction peut être lancée. Le tableau TAB_APPLI possède les valeurs suivantes :

Code application / Numéro de séquence	Informations relatives au programme exécutable et aux données de l'application				informations relatives aux données évolutives des séquences notées « i »			
	adresse de stockage	nombre d'octets	signature	Chargé./ Déchargé	adresse de stockage	nombre d'octets	signature	Chargé./ Déchargé
P/1	ADR- Cod-P	n-cod	SGN- cod-P	Chargé	ADR- Dat-P/1	n-dat	0	Chargé
P/2	ADR- Cod-P	n-cod	SGN- cod-P	Chargé	ADR- Dat-P/2	n-dat	0	Chargé

20

tableau TAB_APPLI 13

Les deux transactions seront alors réalisées en parallèle dans la carte, sans faire appel au réseau. Le lecteur doit indiquer dans les commandes applicatives envoyées à la carte, de quelle transaction il s'agit.

Si la place est insuffisante, le système d'exploitation de la carte décide de décharger uniquement les données évolutives correspondant à la première transaction (numéro de séquence 1). Il calcule alors la signature des dites données de la première séquence « SGN-dat-P/1 », et l'inscrit dans le tableau TAB_APPLI. Les nouvelles données non exécutables pourront ainsi être à la même place que les données déchargées, c'est-à-dire à une adresse commune aux deux séquences et notée ADR-Dat-P. Puis, la carte envoie au lecteur la commande suivante :

10

Ordre de déchargement vers le réseau	Carte C	Appli P - Data - numéro de séquence 1	nombre n_dat	« n_dat » octets de données
--------------------------------------	---------	---	-----------------	-----------------------------------

Cette commande est de structure identique à celle précitée, avec la différence suivante : la troisième case contient un paramètre spécifiant non seulement le code P de l'application, mais aussi le fait qu'il s'agit de données de type séquence (par le terme « Data »), et le numéro 1 de la séquence concernée.

15

A la suite de cette commande, le tableau TAB_APPLI possède les valeurs suivantes :

20

Code application / Numéro de séquence	Informations relatives au programme exécutable et aux données de l'application				informations relatives aux données évolutives des séquences notées « i »			
	adresse de stockage	nombre d'octets	signature	Chargé./ Déchargé	adresse de stockage	nombre d'octets	signature	Chargé./ Déchargé
P/1	ADR-Cod-P	n-cod	SGN-cod-P	Chargé	ADR-Dat-P	n-dat	SGN-dat-P1	Déchargé
P/2	ADR-Cod-P	n-cod	SGN-cod-P	Chargé	ADR-Dat-P	n-dat	0	Chargé

tableau TAB_APPLI-14

Suite à cette opération, la seconde transaction portant le numéro de séquence 2 peut se poursuivre. Cette nouvelle transaction nécessite aussi une validation de la part du centre de paiement : une demande est

5 donc émise vers le module de sécurité. Supposons que la carte reçoive à ce moment un message de validation de la première transaction. Le système d'exploitation de la carte reconnaît, à l'aide du numéro de séquence, que ce message concerne une autre transaction que celle en cours et, par la lecture du tableau TAB_APPLI, il reconnaît la première transaction. Pour la traiter, il

10 doit donc charger les données non exécutables de la première transaction.

Sachant que la place mémoire est insuffisante pour les deux blocs de données, le système d'exploitation de la carte doit donc décharger les données de la seconde transaction. Il calcule alors la signature des dites

15 données « SGN-dat-P/2 », et l'inscrit dans le tableau TAB_APPLI. Puis, la carte envoie au lecteur la commande suivante :

ordre de dechargement vers le reseau	carte c	appli p - data - numero de sequence 2	nombre n_dat	« n_dat » octets de donnees
---	---------	---	-----------------	--------------------------------

Le tableau TAB_APPLI possède alors les valeurs suivantes :

20

Code application / Numéro de séquence	Informations relatives au programme exécutable et aux données de l'application				informations relatives aux données évolutives des séquences notées « i »			
	adresse de stockage	nombre d'octets	signature	Chargé./ Déchargé	adresse de stockage	nombre d'octets	signature	Chargé./ Déchargé
P/1	ADR- Cod-P	n-cod	SGN- cod-P	Chargé	ADR- Dat-P	n-dat	SGN-dat- P/1	Déchargé
P/2	ADR- Cod-P	n-cod	SGN- cod-P	Chargé	ADR- Dat-P	n-dat	SGN-dat- P/2	Déchargé

tableau TAB_APPLI 15

Le système d'exploitation de la carte envoie alors au lecteur la commande suivante :

Commande de rechargement à partir du réseau	Carte C	Appli P - Data - numéro de séquence 1	nombre n-dat
--	---------	--	-----------------

5

Cette commande diffère de la commande de rechargement déjà décrite en ce que la troisième case contient un paramètre spécifiant non seulement le code P de l'application , mais aussi le fait qu'il s'agit de données de type séquence (par le terme « Data »), et le numéro 1 de la séquence concernée.

10

Le lecteur reçoit la commande et la renvoie vers la banque de donnée affectée notamment à la carte C. La banque de donnée recherche dans le fichier de cette carte, les n-dat octets de données non exécutables relatives à l'application P, numéro de séquence 1. La banque de données

15 élabore le message suivant, qui est la réponse à la dernière commande de la carte ; cette réponse est transmise à la carte via le lecteur :

Carte C	Appli P - Data- numéro de séquence 1	n-dat	n-dat octets de données
---------	---	-------	----------------------------

20 Cette commande diffère de la réponse à une commande de rechargement déjà décrite en ce que la deuxième case contient un paramètre spécifiant non seulement le code P de l'application , mais aussi le fait qu'il s'agit de données de type séquence (par le terme « Data »), et le numéro 1 de la séquence concernée.

25

Le système d'exploitation de la carte peut effectuer une opération préliminaire selon laquelle il vérifie que les codes C, P, le numéro de séquence et la valeur n-dat reçus, sont bien identiques à ceux de la

commande émise précédemment. Si l'identité est réalisée, les n-dat octets reçus sont mémorisés à partir de l'adresse ADR-dat-P lue dans le tableau TAB_APPLI . Une fois le dernier octet écrit, le système d'exploitation recalcule la signature des données à l'aide d'un calcul cryptographique

5 utilisant la valeur de la clé SWAP. La signature recalculée est alors comparée à la valeur « SGN-dat-P/1 » écrite dans le tableau TAB_APPLI. Si les deux valeurs de signature ne seront pas égales, les données reçues du réseau sont considérées comme non identiques à celles déchargées précédemment. Il existe donc un doute sur l'authenticité ou l'intégrité des

10 données reçues. La carte renvoie au lecteur un message d'erreur indiquant la réception de données erronées au cours de la dernière opération de chargement, et l'impossibilité de continuer la transaction.

Si les deux valeurs sont égales, les données reçues sont

15 considérées comme identiques à celles précédemment déchargées par la carte : la première transaction peut donc continuer. Le système d'exploitation de la carte met ensuite à jour le tableau TAB_APPLI en positionnant l'indicateur des données de l'application P/1 à « Chargé » :

Code application / Numéro de séquence	Informations relatives au programme exécutable et aux données de l'application				informations relatives aux données évolutives des séquences notées « i »			
	adresse de stockage	nombre d'octets	signature	Chargé./ Déchargé	adresse de stockage	nombre d'octets	signature	Chargé./ Déchargé
P/1	ADR- Cod-P	n-cod	SGN- cod-P	Chargé	ADR- Dat-P	n-dat	SGN-dat- P/1	Chargé
P/2	ADR- Cod-P	n-cod	SGN- cod-P	Chargé	ADR- Dat-P	n-dat	SGN-dat- P/2	Déchargé

20

tableau TAB_APPLI 16

La mise à jour du tableau TAB_APPLI étant terminée, le système d'exploitation lance l'application P qui va continuer la première transaction.

La première transaction étant terminée, l'exécution du programme de l'application se termine par un retour au système d'exploitation gérant la mémoire virtuelle. Le système d'exploitation reconnaît alors la fin de la

5 séquence « 1 » et décide de libérer la place mémoire correspondant aux données de la dite séquence. Pour cela, il efface les informations « adresse de stockage », « signature » et l'indicateur de chargement/déchargement en les mettant à la valeur zéro.

10

Le tableau TAB_APPLI a alors les valeurs suivantes :

Code application / Numéro de séquence	Informations relatives au programme exécutable et aux données de l'application				informations relatives aux données évolutives des séquences notées « i »			
	adresse de stockage	nombre d'octets	signature	Chargé./ Déchargé	adresse de stockage	nombre d'octets	signature	Chargé./ Déchargé
P/1	ADR- Cod-P	n-cod	SGN- cod-P	Chargé	0	n-dat	0	0
P/2	ADR- Cod-P	n-cod	SGN- cod-P	Chargé	ADR- Dat-P	n-dat	SGN-dat- P/2	Déchargé

tableau TAB_APPLI 17

Lorsque la carte reçoit la validation de la seconde transaction, le système d'exploitation de la carte reconnaît, à l'aide du numéro de séquence, que ce message concerne une autre transaction qui n'est pas

15 chargée. La première transaction étant terminée, les données non exécutables correspondantes ne sont plus utiles. Il n'y a donc pas lieu de les décharger. Il suffit donc de charger les données non exécutables correspondant à la seconde transaction. Le système d'exploitation envoie au lecteur la commande suivante :

20

Commande de rechargement à partir du réseau	Carte C	Appli P - Data - numéro de séquence 2	nombre n-dat
--	------------	--	-----------------

De même que pour le chargement de la séquence 1, le lecteur reçoit la commande et la renvoie vers la banque de donnée. La banque de donnée recherche, dans le fichier de cette carte, les n-dat octets de données non exécutables relatives à l'application P, numéro de séquence 2. La

5 banque de données élabore le message suivant qui est transmis à la carte via le lecteur :

Carte C	Appli P - Data- numéro de séquence 2	nombre n-dat	n-dat octets de données
---------	---	-----------------	----------------------------

Le système d'exploitation de la carte peut effectuer une opération

10 préliminaire selon laquelle il vérifie les codes C, P, le numéro de séquence, et la valeur n-dat reçus. Si la vérification est conforme, les octets sont écrits. Ensuite, le système d'exploitation calcule et vérifie la signature des données. Si les deux valeurs sont égales, les données reçues sont

15 considérées comme identiques à celles précédemment déchargées par la carte : la seconde transaction peut donc continuer. Le système d'exploitation met à jour le tableau TAB_APPLI en positionnant l'indicateur de chargement de l'application P/2 à « Chargé » :

Code application / Numéro de séquence	Informations relatives au programme exécutable et aux données de l'application				informations relatives aux données évolutives des séquences notées « i »			
	adresse de stockage	nombre d'octets	signature	Chargé./ Déchargé	adresse de stockage	nombre d'octets	signature	Chargé./ Déchargé
P/1	ADR- Cod-P	n-cod	SGN- cod-P	Chargé	0	n-dat	0	0
P/2	ADR- Cod-P	n-cod	SGN- cod-P	Chargé	ADR- Dat-P	n-dat	SGN-dat- P/2	Chargé

tableau TAB_APPLI 18

20 La mise à jour du tableau TAB_APPLI étant terminée, le système d'exploitation lance l'application P qui va continuer la seconde transaction.

La seconde transaction étant terminée, le programme de l'application se termine par une instruction de retour au système d'exploitation gérant la mémoire virtuelle. Le système d'exploitation en déduit que la séquence « 2 » est terminée ; la place mémoire peut alors être libérée. Pour cela, les emplacement, dans le tableau TAB_APPLI, de : « adresse de stockage », « signature » et l'indicateur de chargement/déchargement sont mis à zéro. Le tableau prend les valeurs suivantes :

10

Code application / Numéro de séquence	Informations relatives au programme exécutable et aux données de l'application				informations relatives aux données évolutives des séquences notées « i »			
	adresse de stockage	nombre d'octets	signature	Chargé./ Déchargé	adresse de stockage	nombre d'octets	signature	Chargé./ Déchargé
P/1	ADR- Cod-P	n-cod	SGN- cod-P	Chargé	0	n-dat	0	0
P/2	ADR- Cod-P	n-cod	SGN- cod-P	Chargé	0	n-dat	0	0

tableau TAB_APPLI 19

A ce stade, le système d'exploitation de la carte peut effacer entièrement une ligne du tableau TAB_APPLI. La gestion des lignes du tableau TAB_APPLI s'effectue alors dynamiquement en fonction des besoins.

Une autre méthode statique pour gérer le tableau est de décider une fois pour toutes le nombre de séquences maximum exécutables pour une application : soit « s » ce nombre. « s » est alors transmis lors de la commande de chargement initial d'application : le système d'exploitation réserve dans le tableau TAB_APPLI la place correspondant à ces « s » séquences. Prenons par exemple pour s la valeur 2.

La commande de chargement de l'application K possède les valeurs suivantes :

Ordre de Chargement	Carte C	Appli K	nombre n		s=2
			n-cod	n-dat	

5

Cette commande diffère de celle décrite précédemment en ce qu'elle inclut une cinquième case définissant la valeur du paramètre s. On notera qu'ici la commande spécifie le nombre n-cod d'octets relatifs à l'application et envoyés par la commande, et le nombre n-dat d'octets relatifs à chaque séquence future et réservés à cet usage. En variante, le nombre n-dat d'octets peut ne pas être transmis à ce stade, mais fourni plus tard au système d'exploitation de la carte par l'application qui y est chargée.

10

A la suite de cette commande, le système d'exploitation met à jour le tableau TAB_APPLI avec les valeurs suivantes :

15

Code application / Numéro de séquence	Informations relatives au programme exécutable et aux données de l'application				informations relatives aux données évolutives des séquences notées « i »			
	adresse de stockage	nombre d'octets	signature	Chargé./ Déchargé	adresse de stockage	nombre d'octets	signature	Chargé./ Déchargé
K/1	ADR- Cod-K	n-cod	SGN- cod-K	Chargé	0	n-dat	0	0
K/2	ADR- Cod-K	n-cod	SGN- cod-K	Chargé	0	n-dat	0	0

tableau TAB_APPLI 20

20

L'application K peut maintenant être exécutée : deux séquences sont possibles.

La carte peut parfaitement contenir de façon virtuelle plusieurs applications dotées chacune de plusieurs séquences. Par exemple, voici une configuration particulière du tableau TAB_APPLI :

5

Code application / Numéro de séquence	Informations relatives au programme exécutable et aux données de l'application				informations relatives aux données évolutives des séquences notées « i »			
	adresse de stockage	nombre d'octets	signature	Chargé./ Déchargé	adresse de stockage	nombre d'octets	signature	Chargé./ Déchargé
K/1	ADR- Cod-K	k-cod	SGN- cod-K	Déchargé	0	k-dat	0	0
K/2	ADR- Cod-K	k-cod	SGN- cod-K	Déchargé	ADR- Dat-K/2	k-dat	SGN-dat- K/2	Déchargé
K/3	ADR- Cod-K	k-cod	SGN- cod-K	Déchargé	ADR- Dat-K/3	k-dat	SGN-dat- K/3	Chargé
J/1	ADR- Cod-J	j-cod	SGN- cod-J	Chargé	ADR- Dat-J/1	j-dat	SGN-dat- J/1	Chargé
J/2	ADR- Cod-J	j-cod	SGN- cod-J	Chargé	ADR- Dat-J/2	j-dat	SGN-dat- J/2	Déchargé

tableau TAB_APPLI 21

Correspondant à cet exemple, la carte possède virtuellement deux applications notées : K et J. Le programme exécutable de l'application K n'est pas en zone de chargement ; trois séquences de cette application, notées 1,2 et 3, peuvent s'exécuter en même temps. La première séquence est terminée, les deux autres sont en cours d'exécution. La séquence 2 est déchargée : il faudra donc la recharger pour la terminer. De plus, pour terminer les séquences 2 et 3, il faudra recharger le programme exécutable et les données de l'application K.

Le programme exécutable de l'application J est en zone de chargement ; cette application peut exécuter en même temps deux

séquences, notées 1 et 2, qui sont en cours d'exécution. La séquence 2 est déchargée : il faudra la recharger pour la terminer.

De cet exemple, on voit apparaître la nécessité de bien gérer la place mémoire disponible. Il faut occuper le plus possible la zone de chargement et ainsi éviter le plus souvent les commandes de Déchargement et Rechargement.

Bien évidemment, l'amélioration consistant à chiffrer les données, en plus de les signer, lors du déchargement et à les déchiffrer lors du chargement/rechargement, peut s'appliquer à cette troisième amélioration.

Une amélioration de la procédure de chargement initial d'une application en carte consiste à introduire dans la carte une signature des informations applicatives calculée à partir d'une clé de fournisseur d'application. Cette signature permet de s'assurer de l'intégrité des informations applicatives et d'authentifier l'origine de ces données applicatives.

Le chargement initial selon l'amélioration consiste à présenter la carte au fournisseur d'application. Il est conseillé d'effectuer cette opération dans les locaux du fournisseur d'application. Ce dernier introduit dans la carte sa clé de fournisseur, la signature des informations applicatives, et le code de l'application, « K » par exemple. Un porteur de la carte effectue une demande de chargement initial de l'application K. Cette demande, qui a été décrite précédemment, peut être faite à son domicile. Une méthode pour effectuer de façon sécurisée le chargement initial d'une application est décrite dans le document FR-A-2.748.134.

Selon une variante de réalisation de l'invention, les applications stockées en carte ne sont pas déchargées dans une banque de données

distante, au travers d'un réseau : c'est le lecteur 20 de la figure 2 qui reçoit et stocke ces applications ; il possède alors à cet effet une mémoire programmable non volatile dans laquelle sont stockées les applications. Les commandes de chargement et de déchargement sont inchangées. Cette
5 variante est intéressante lorsque la carte est introduite toujours dans le même lecteur, par exemple un lecteur situé au domicile du porteur de carte.

Une autre variante de réalisation de l'invention utilise le lecteur de carte 40 et la carte à puce 41 de la figure 4, dont les éléments communs
10 avec ceux de la figure 2 portent les mêmes références. La carte 41 se distingue de celle 21 de la figure 2 en ce qu'elle porte une piste optique 42, par exemple une piste à écriture et lecture par rayon laser. Quant au lecteur de carte 40, il se distingue de celui 20 en ce qu'il comporte un lecteur de piste optique 43, apte à lire et écrire des informations sur la piste optique 42,
15 relié au microprocesseur 2 et aux mémoires 3,4.

Selon l'invention , la piste optique 42 est utilisée en tant que banque de données , au lieu de celles distantes 23 à 25 de la figure 1. En pratique, lors du déchargement d'une application depuis la carte 41, la carte
20 transmet la commande de déchargement au lecteur de carte 40. Le lecteur de piste 43 reçoit les informations de l'application et les écrit sur la piste optique 42. Lors d'une commande de rechargement, le lecteur de carte active le lecteur de piste 43 pour qu'il prélève sur la piste optique 42 les informations de l'application : le lecteur de carte transmet ensuite ces
25 informations au microprocesseur 9 de la carte pour que celui-ci les stocke dans la zone de chargement. Les commandes de chargement et de déchargement sont toutefois inchangées.

En variante, la piste optique est remplacée par un autre support à stockage de masse, par exemple une piste magnétique.

Dans les exemples de réalisation précédents, on a décrit un déchargement d'applications depuis un dispositif de traitement de l'information vers l'extérieur de celui-ci : dans le cas de la figure 2, la carte 21 effectuait un déchargement vers le lecteur 20 ou les banques de données 23-25 de la figure 1 ; dans le cas de la figure 4, le dispositif de traitement de l'information constitué par le microprocesseur 9 et ses mémoires 10,14 effectuait un déchargement vers la piste optique 42. Selon une autre variante de réalisation de l'invention, un dispositif de traitement de l'information effectue un déchargement entre plusieurs mémoires de ce dispositif. Par exemple, ce dispositif de traitement de l'information est constitué par la carte 21 de la figure 2 et le microprocesseur 9 décharge une application depuis sa mémoire RAM 14 vers sa mémoire non volatile 10.

Par exemple, plusieurs applications K, J sont stockées dans la mémoire non volatile 10. Tout d'abord, l'application K est exécutée. A cette occasion, des informations de travail It_k relatives à l'application K sont traitées en mémoire RAM, tandis qu'un programme de l'application K reste en mémoire non volatile 10. Ces informations de travail comprennent notamment :

- des variables de travail temporaires, intervenant dans des calculs ;
- des variables de contexte, permettant à la carte de reprendre ultérieurement une exécution d'application interrompue ;
- des sous-programmes.

A un moment donné, la carte doit exécuter l'autre application J et, pour cela, charger des informations de travail It_j dans la mémoire RAM. Si la carte constate que l'espace libre dans la mémoire RAM est insuffisant pour recevoir les informations de travail It_j , elle décide de stopper l'exécution de l'application K et de décharger les informations de travail It_k de l'application K dans sa mémoire non volatile 10. Puis elle exécute l'application J en chargeant les informations de travail It_j associées en mémoire RAM. Après exécution de l'application J, la carte reprend l'exécution de l'application K, à

l'endroit où celle-ci a été interrompue, en chargeant à nouveau les informations de travail It_k en mémoire RAM.

Dans cette dernière variante de l'invention, les commandes de
5 chargement et de déchargement ne sont pas utilisées, puisque le dispositif de traitement de l'information concerné n'a pas à avertir un dispositif externe pour effectuer les opérations de chargement et déchargement de ses mémoires. Il possède encore un tableau TAB_APPLI, mais celui-ci est
10 simplifié par rapport au tableau 2 précité : le paramètre « signature des informations » est supprimé. En effet, les informations ne sortant pas du dispositif de traitement de l'information, elles ne risquent pas d'être altérées durant leur déchargement.

Dans ce qui précède, on a surtout décrit la prise de décision, par
15 la carte, du déchargement d'un ensemble d'informations suite à un ordre reçu par la carte de chargement d'un autre ensemble d'informations. On rappelle cependant que l'invention couvre aussi le cas où l'ordre reçu par la carte vise à exécuter une autre opération que le chargement d'un ensemble d'informations. Par exemple, un traitement particulier demandé à la carte
20 peut requérir une place mémoire supérieure à l'espace actuellement disponible dans la mémoire de la carte : il peut s'agir notamment d'un calcul cryptographique. Dans ce cas, la carte décidera de décharger un ensemble d'informations pour pouvoir exécuter cette opération. Un autre exemple est celui où l'ordre reçu par la carte est un ordre d'exécution d'une application K
25 qui a été précédemment déchargée de la carte. La carte doit donc recharger cette application pour l'exécuter : si la place mémoire est insuffisante pour ce rechargement, la carte va décider de décharger une autre application J, puis effectuer le rechargement de l'application K.

REVENDEICATIONS

1. Carte à puce comprenant des moyens de traitement de l'information (9) et des moyens de mémorisation de l'information principaux (10,14),
- 5 caractérisée en ce que les moyens de traitement comprennent :
- des moyens pour détecter, au cours du fonctionnement de la carte à puce, que les moyens de mémorisation principaux (10,14) contiennent une quantité d'informations telle que l'exécution d'une opération n'est pas possible ;
 - 10 - des moyens pour sélectionner, dans les moyens de mémorisation principaux, un ensemble d'informations à décharger (K), dont le déchargement peut libérer dans les moyens de mémorisation principaux un espace suffisant pour autoriser l'exécution de ladite opération ;
 - des moyens pour décharger l'ensemble d'informations à décharger
 - 15 (K) dans des moyens de mémorisation secondaires (23 à 25 ; 42 ; 53) , dans le cas où lesdits moyens de mémorisation secondaires ne contiennent pas ledit ensemble d'informations à décharger.
2. Carte à puce selon la revendication 1, qui comprend un tableau de
- 20 chargement (TAB_APPLI) stocké dans les moyens de mémorisation principaux et incluant un indicateur de stockage indiquant, pour au moins un ensemble d'informations , si celui-ci est stocké ou non dans les moyens de mémorisation principaux, de sorte que , lorsque les moyens de traitement (9) doivent avoir accès audit ensemble d'informations , ils consultent ledit
- 25 indicateur de stockage : et
- dans un premier cas où l'indicateur de stockage indique que l'ensemble d'informations est stocké , les moyens de traitement accèdent à celui-ci ; ou
 - dans un second cas où l'indicateur de stockage indique que
 - 30 l'ensemble d'informations n'est pas stocké , les moyens de traitement

envoient aux moyens de mémorisation secondaires (23 à 25 ; 42 ; 53) une commande de chargement de cet ensemble d'informations.

3. Carte à puce selon la revendication 2, dans laquelle l'indicateur de
5 stockage comporte un état « chargé » indiquant que l'ensemble
d'informations correspondant a été chargé dans la carte à puce à partir des
moyens de mémorisation secondaires (23 à 25 ; 42 ; 53), et un état
« déchargé » indiquant que l'ensemble d'informations a été déchargé par la
carte à puce dans les moyens de mémorisation secondaires.

10

4. Carte à puce selon la revendication 1, qui comprend un tableau de
chargement (TAB_APPLI) stocké dans les moyens de mémorisation
principaux (10,14) et incluant un indicateur de modification indiquant, pour au
moins un ensemble d'informations dont une première version a été chargée
15 dans la carte à puce à partir des moyens de mémorisation secondaires (23 à
25 ; 42 ; 53), si cette première version a été modifiée ou non dans la carte à
puce, de telle sorte que, lorsque cet ensemble d'informations doit être
déchargé dans les moyens de mémorisation secondaires, il n'est
effectivement déchargé que si cette première version a été modifiée.

20

5. Carte à puce selon la revendication 1, qui stocke au moins un
ensemble d'informations en deux parties, à savoir un sous-ensemble
d'informations d'application (p-cod) contenant un programme et des données
générales de fonctionnement d'une application, et un sous-ensemble
25 d'informations de séquence (p-dat) contenant des données particulières
définissant une session particulière de fonctionnement de l'application, et qui
comprend des moyens pour détecter que plusieurs ensembles d'informations
possèdent un même sous-ensemble d'informations d'application (p-cod) et
des sous-ensembles d'informations de séquence respectifs différents (p-dat),
30 de sorte qu'il ne stocke dans les moyens de mémorisation principaux (10,14)

qu'une fois ledit sous-ensemble d'informations d'application et qu'il associe à celui-ci chacun desdits sous-ensembles d'informations de séquence.

6. Carte à puce selon la revendication 5, qui comprend :

- 5 - des moyens pour détecter, au cours de son fonctionnement, que les moyens de mémorisation principaux (10,14) contiennent une quantité d'informations telle que le stockage supplémentaire d'un sous-ensemble d'informations de séquence (p-dat) à stocker , associé à un sous-ensemble d'informations d'application (p-cod) déjà stocké, n'est pas possible ;
- 10 - des moyens pour sélectionner, dans les moyens de mémorisation principaux, un sous-ensemble d'informations de séquence à décharger, associé au même sous-ensemble d'informations d'application , dont le déchargement peut libérer dans les moyens de mémorisation principaux un espace suffisant pour autoriser le stockage dudit sous-ensemble
- 15 d'informations de séquence à stocker ;
 - des moyens pour décharger ce sous-ensemble dans lesdits moyens de mémorisation secondaires (23 à 25 ; 42 ; 53), dans le cas où lesdits moyens de mémorisation secondaires ne contiennent pas ledit sous-ensemble d'informations de séquence à décharger ; et
- 20 - des moyens pour stocker dans les moyens de mémorisation principaux le sous-ensemble d'informations de séquence à stocker.

7. Carte à puce selon la revendication 5, qui comprend un tableau de chargement (TAB_APPLI) stocké dans les moyens de mémorisation
25 principaux et incluant, pour chaque sous-ensemble d'informations d'application stocké, un nombre maximum (s) de séquences associées, pouvant être stockées dans les moyens de mémorisation principaux.

8. Carte à puce selon la revendication 1, qui comprend des moyens
30 pour recharger dans les moyens de mémorisation principaux (10,14) un

ensemble d'informations préalablement déchargé dans les moyens de mémorisation secondaires (23 à 25 ; 42 ; 53).

9. Carte à puce selon la revendication 8, qui comprend un tableau de
5 chargement (TAB_APPLI) stocké dans les moyens de mémorisation
principaux (10,14) et incluant, pour au moins un ensemble d'informations (K)
traité par le dispositif, une première signature (SGN-K) de cet ensemble
d'informations calculée par les moyens de traitement (9) avant le
déchargement éventuel de l'ensemble d'information, avec une clé de
10 signature (SWAP) stockée dans les moyens de mémorisation principaux, les
moyens de traitement étant agencés pour calculer une seconde signature de
l'ensemble d'informations rechargé, pour comparer cette seconde signature
avec la première, pour valider le rechargement de l'ensemble d'informations
dans le cas où les deux signatures sont identiques, et pour invalider le
15 rechargement de l'ensemble d'informations dans le cas où les deux
signatures sont différentes.

10. Procédé de gestion de la mémoire dans une carte à puce
comprenant des moyens de traitement de l'information (9) et des moyens de
20 mémorisation de l'information principaux (10,14), caractérisé en ce qu'il
comprend les étapes consistant à :

-détecter, au cours du fonctionnement de la carte à puce, que les
moyens de mémorisation principaux (10,14) contiennent une quantité
d'informations telle que l'exécution d'une opération n'est pas possible ;
25 -sélectionner, dans les moyens de mémorisation principaux, un
ensemble d'informations à décharger (K), dont le déchargement peut libérer
dans les moyens de mémorisation principaux un espace suffisant pour
autoriser l'exécution de ladite opération ;

-décharger l'ensemble d'informations à décharger (K) dans des
30 moyens de mémorisation secondaires (23 à 25 ; 42 ; 53) , dans le cas où

lesdits moyens de mémorisation secondaires ne contiennent pas ledit ensemble d'informations à décharger.

11. Procédé selon la revendication 10, qui comprend les étapes
5 consistant à :

- détecter, au cours du fonctionnement de la carte à puce, que les moyens de mémorisation principaux (10,14) contiennent une quantité d'informations telle qu'un stockage supplémentaire d'un ensemble donné d'informations préalablement déchargé est possible ;
- 10 - recharger dans les moyens de mémorisation principaux ledit ensemble d'informations déchargé.

12. Procédé selon la revendication 10, qui comprend les étapes consistant à :

- 15 - détecter, au cours du fonctionnement de la carte à puce, que les moyens de mémorisation principaux (10,14) contiennent une quantité d'informations telle qu'un stockage supplémentaire d'un ensemble donné d'informations préalablement déchargé (K) n'est pas possible ;
- sélectionner, dans les moyens de mémorisation principaux, un
20 ensemble d'informations à décharger (J), dont le déchargement peut libérer dans les moyens de mémorisation principaux un espace suffisant pour autoriser le stockage dudit ensemble d'informations préalablement déchargé ;
- décharger l'ensemble d'informations à décharger (J) dans les moyens de mémorisation secondaires (23 à 25 ; 42 ; 53), dans le cas où lesdits
25 moyens de mémorisation secondaires ne contiennent pas ledit ensemble d'informations à décharger ; et
- recharger dans les moyens de mémorisation principaux ledit ensemble d'informations préalablement déchargé (K).

30 13. Procédé selon la revendication 10, dans lequel lesdits moyens de mémorisation secondaires comprennent une banque de données (23-25)

distante de la carte à puce et reliée à celle-ci par un réseau de transmission de données (26).

14. Procédé selon la revendication 10, dans lequel lesdits moyens de
5 mémorisation secondaires appartiennent à un dispositif de traitement de l'information (20) coopérant avec la carte à puce (21).

15. Procédé selon la revendication 10, dans lequel lesdits moyens de mémorisation secondaires (42;53) appartiennent à la carte à puce.

10

16. Protocole de communication entre une carte à puce et un lecteur de carte à puce, la carte comprenant des moyens de traitement de l'information (9) et des moyens de mémorisation de l'information principaux (10,14), caractérisé en ce qu'il comprend les étapes consistant en ce que :

- 15 -le lecteur transmet à la carte un ordre d'exécution d'une opération ;
 -la carte recherche si, pour exécuter cette opération, elle dispose d'une place suffisante dans les moyens de mémorisation principaux ;
 -dans l'affirmative, la carte exécute ladite opération puis transmet un compte-rendu d'exécution au lecteur ;
20 -dans la négative, la carte sélectionne dans les moyens de mémorisation principaux un ensemble d'informations à décharger (K) dont le déchargement peut libérer dans les moyens de mémorisation principaux un espace suffisant pour autoriser l'exécution de ladite opération, puis la carte décharge l'ensemble d'informations à décharger (K) dans des moyens de
25 mémorisation secondaires en transmettant un ordre de déchargement au lecteur, dans le cas où lesdits moyens de mémorisation secondaires (23 à 25 ; 42 ; 53) ne contiennent pas ledit ensemble d'informations à décharger, puis elle exécute ladite opération puis transmet enfin un compte-rendu d'exécution au lecteur.

30

17. Protocole selon la revendication 16, dans lequel ladite opération est un chargement d'un ensemble d'informations à stocker (J), les étapes consistant en ce que :

-le lecteur transmet à la carte un ordre de chargement dudit ensemble
5 d'informations à stocker (J) ;

-la carte recherche si, pour exécuter cet ordre de chargement, elle dispose d'une place suffisante dans les moyens de mémorisation principaux ;

-dans l'affirmative, la carte exécute l'ordre de chargement puis
10 transmet un compte-rendu d'exécution au lecteur ;

-dans la négative, la carte :

-transmet au lecteur un ordre de suspension du chargement ;
-sélectionne dans les moyens de mémorisation principaux un ensemble d'informations à décharger (K) dont le déchargement
15 peut libérer dans les moyens de mémorisation principaux un espace suffisant pour autoriser l'exécution de l'ordre de chargement ;

-décharge l'ensemble d'informations à décharger (K) dans les moyens de mémorisation secondaires en transmettant un ordre
20 de déchargement au lecteur, dans le cas où lesdits moyens de mémorisation secondaires (23 à 25 ; 42 ; 53) ne contiennent pas ledit ensemble d'informations à décharger ;

-transmet au lecteur un ordre de reprise du chargement ;
-exécute ledit chargement puis transmet un compte-rendu
25 d'exécution au lecteur.

18. Protocole selon la revendication 16, dans lequel ledit ordre d'exécution d'une opération consiste, pour le lecteur, à déclencher une alimentation en énergie électrique de la carte.

1/2

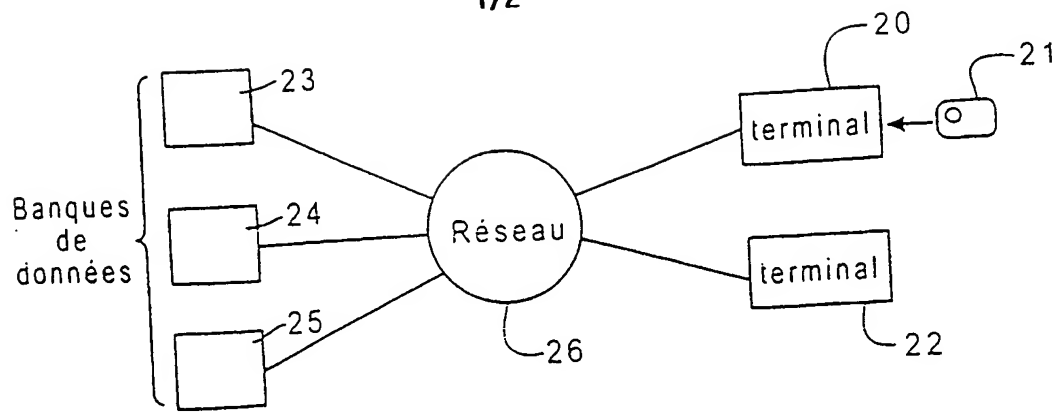


Fig. 1

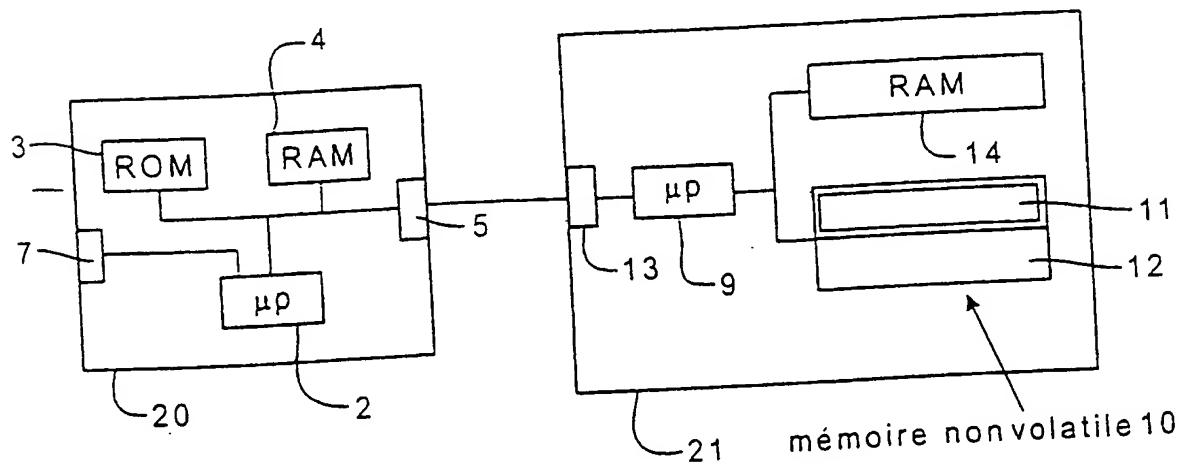


Fig. 2

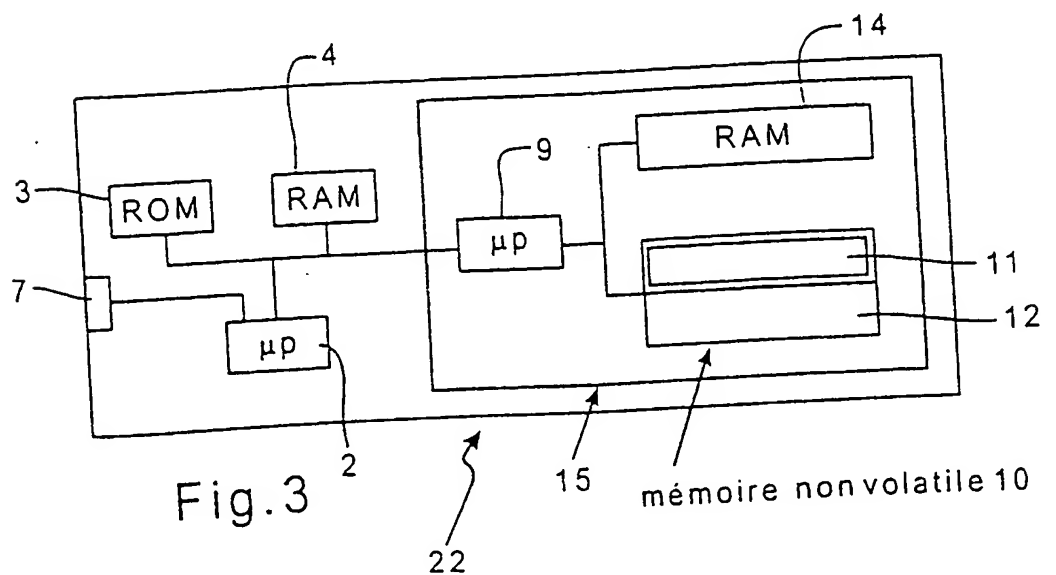
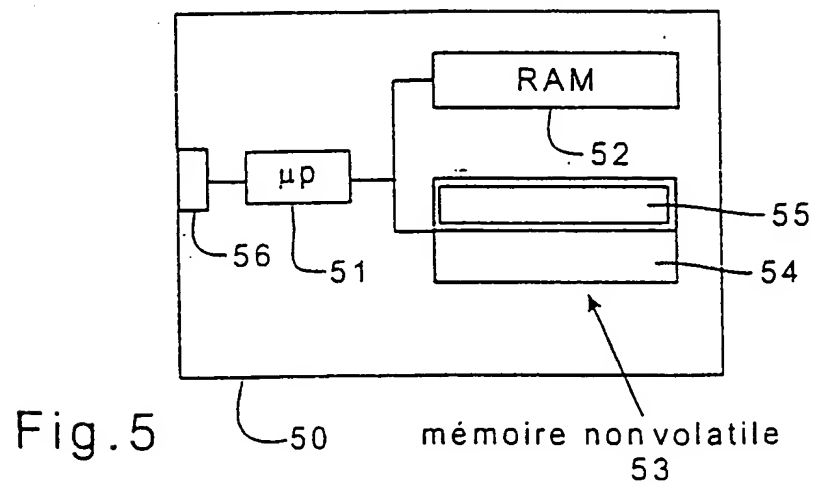
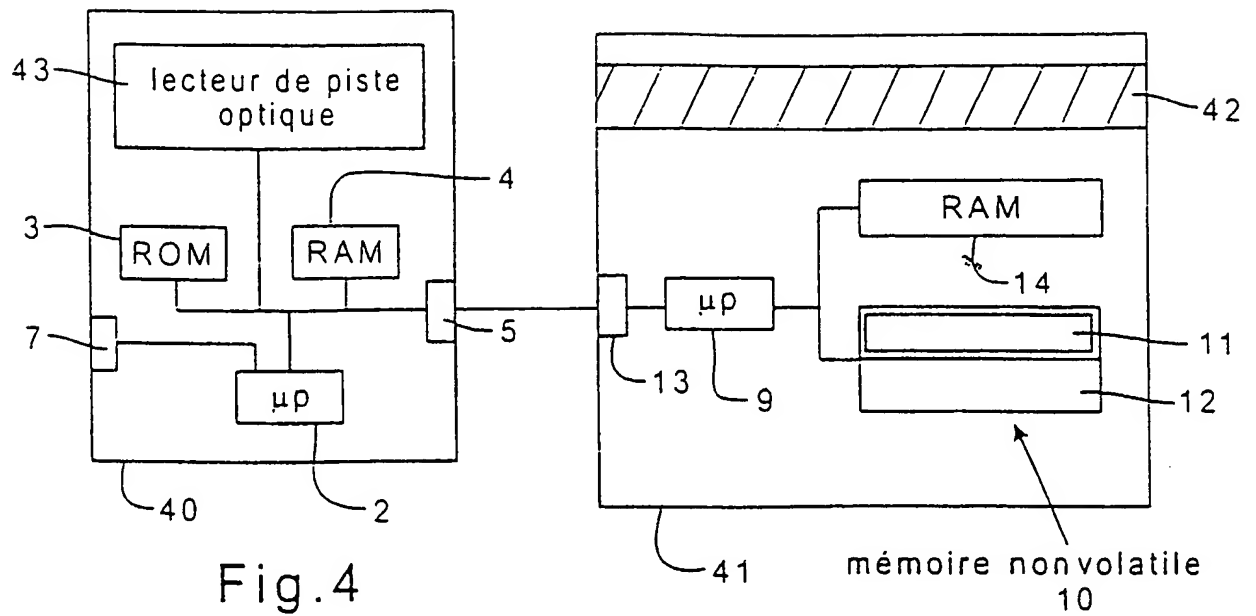


Fig. 3

2/2



THIS PAGE BLANK (USPTO)

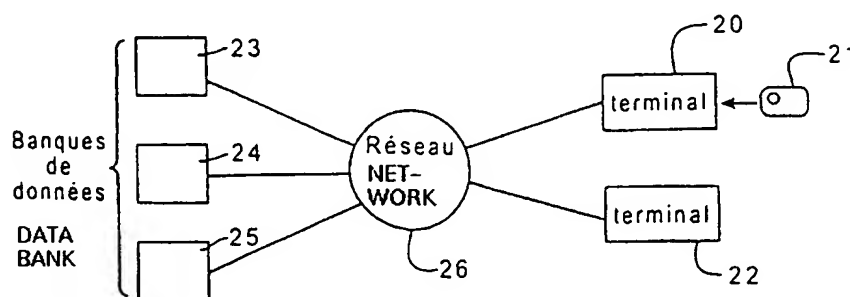


DEMANDE INTERNATIONALE PUBLIÉE EN VERTU DU TRAITE DE COOPERATION EN MATIÈRE DE BREVETS (PCT)

(51) Classification internationale des brevets ⁶ : G06F 9/445, G06K 7/00	A3	(11) Numéro de publication internationale: WO 99/53401 (43) Date de publication internationale: 21 octobre 1999 (21.10.99)
(21) Numéro de la demande internationale: PCT/FR99/00877 (22) Date de dépôt international: 14 avril 1999 (14.04.99) (30) Données relatives à la priorité: 98/04693 15 avril 1998 (15.04.98) FR (71) Déposant (pour tous les Etats désignés sauf US): BULL CP8 [FR/FR]; 68, route de Versailles, Boîte postale 45, F-78430 Louveciennes (FR). (72) Inventeur; et (75) Inventeur/Déposant (US seulement): NASSOR, Azad [FR/FR]; 12, chemin de Rambouillet, F-78450 Villepreux (FR). (74) Mandataire: CORLU, Bernard; Bull S.A., PC58F35, 68, route de Versailles, F-78434 Louveciennes Cedex (FR).		(81) Etats désignés: AU, BR, CA, CN, JP, KR, MX, NO, SG, US, ZA, brevet européen (AT, BE, CH, CY, DE, DK, ES, FI, FR, GB, GR, IE, IT, LU, MC, NL, PT, SE). Publiée <i>Avec rapport de recherche internationale.</i> <i>Avant l'expiration du délai prévu pour la modification des revendications, sera republiée si de telles modifications sont reçues.</i> (88) Date de publication du rapport de recherche internationale: 29 décembre 1999 (29.12.99)

(54) Title: CHIP CARD COMPRISING MEANS FOR MANAGING A VIRTUAL MEMORY, ASSOCIATED COMMUNICATION METHOD AND PROTOCOL

(54) Titre: CARTE A PUCE COMPRENANT DES MOYENS POUR GERER UNE MEMOIRE VIRTUELLE, PROCEDE ET PROTOCOLE DE COMMUNICATION ASSOCIES

**(57) Abstract**

The invention concerns a chip card (21) comprising data processing means and main data storage means, wherein the processing means include: means for detecting, while the chip card is operating, that the main storage means contain an amount of data such that an operation cannot be executed; means for selecting, in the main storage means, a set of data to be unloaded (K), whereof the unloading can release in the main storage means a space sufficient for executing said operation; means for unloading the set of data to be unloaded (K) into secondary storage means (23 to 25), in the event said secondary storage means do not contain said data set to be unloaded. The invention also concerns the associated communication method and protocol.

(57) Abrégé

L'invention concerne une carte à puce (21) comprenant des moyens de traitement de l'information et des moyens de mémorisation de l'information principaux, dans laquelle les moyens de traitement comprennent: des moyens pour détecter, au cours du fonctionnement de la carte à puce, que les moyens de mémorisation principaux contiennent une quantité d'informations telle que l'exécution d'une opération n'est pas possible; des moyens pour sélectionner, dans les moyens de mémorisation principaux, un ensemble d'informations à décharger (K), dont le déchargement peut libérer dans les moyens de mémorisation principaux un espace suffisant pour autoriser l'exécution de ladite opération; des moyens pour décharger l'ensemble d'informations à décharger (K) dans des moyens de mémorisation secondaires (23 à 25), dans le cas où lesdits moyens de mémorisation secondaires ne contiennent pas ledit ensemble d'informations à décharger. L'invention concerne aussi le procédé et le protocole de communication associés.

UNIQUEMENT A TITRE D'INFORMATION

Codes utilisés pour identifier les Etats parties au PCT, sur les pages de couverture des brochures publiant des demandes internationales en vertu du PCT.

AL	Albanie	ES	Espagne	LS	Lesotho	SI	Slovénie
AM	Arménie	FI	Finlande	LT	Lituanie	SK	Slovaquie
AT	Autriche	FR	France	LU	Luxembourg	SN	Sénégal
AU	Australie	GA	Gabon	LV	Lettonie	SZ	Swaziland
AZ	Azerbaïdjan	GB	Royaume-Uni	MC	Monaco	TD	Tchad
BA	Bosnie-Herzégovine	GE	Géorgie	MD	République de Moldova	TG	Togo
BB	Barbade	GH	Ghana	MG	Madagascar	TJ	Tadjikistan
BE	Belgique	GN	Guinée	MK	Ex-République yougoslave de Macédoine	TM	Turkménistan
BF	Burkina Faso	GR	Grèce	ML	Mali	TR	Turquie
BG	Bulgarie	HU	Hongrie	MN	Mongolie	TT	Trinité-et-Tobago
BJ	Bénin	IE	Irlande	MR	Mauritanie	UA	Ukraine
BR	Brésil	IL	Israël	MW	Malawi	UG	Ouganda
BY	Bélarus	IS	Islande	MX	Mexique	US	Etats-Unis d'Amérique
CA	Canada	IT	Italie	NE	Niger	UZ	Ouzbékistan
CF	République centrafricaine	JP	Japon	NL	Pays-Bas	VN	Viet Nam
CG	Congo	KE	Kenya	NO	Norvège	YU	Yougoslavie
CH	Suisse	KG	Kirghizistan	NZ	Nouvelle-Zélande	ZW	Zimbabwe
CI	Côte d'Ivoire	KP	République populaire démocratique de Corée	PL	Pologne		
CM	Cameroun	KR	République de Corée	PT	Portugal		
CN	Chine	KZ	Kazakhstan	RO	Roumanie		
CU	Cuba	LC	Sainte-Lucie	RU	Fédération de Russie		
CZ	République tchèque	LI	Liechtenstein	SD	Soudan		
DE	Allemagne	LK	Sri Lanka	SE	Suède		
DK	Danemark	LR	Libéria	SG	Singapour		
EE	Estonie						

INTERNATIONAL SEARCH REPORT

International Application No.

PC1/FR 99/00877

A. CLASSIFICATION OF SUBJECT MATTER
IPC 6 G06F9/445 G06K7/00

According to International Patent Classification (IPC) or to both national classification and IPC

B. FIELDS SEARCHED

Minimum documentation searched (classification system followed by classification symbols)
IPC 6 G06F G06K

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched

Electronic data base consulted during the international search (name of data base and, where practical, search terms used)

C. DOCUMENTS CONSIDERED TO BE RELEVANT

Category *	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
X	EP 0 811 911 A (SUN MICROSYSTEMS INC) 10 December 1997 (1997-12-10)	1-3, 8, 10-15
Y	abstract	4, 5, 9, 16-18
A	column 3, line 2 - line 30 column 8, line 36 - line 44 column 11, line 23 - column 12, line 27; figures 2, 4, 6	7
Y	US 5 737 585 A (KANESHIMA TOSHIHITO) 7 April 1998 (1998-04-07) abstract; figures 9, 11, 12 column 5, line 21 - line 27	4
	--- -/--	

☒ Further documents are listed in the continuation of box C.

☒ Patent family members are listed in annex.

* Special categories of cited documents :

- "A" document defining the general state of the art which is not considered to be of particular relevance
- "E" earlier document but published on or after the international filing date
- "L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)
- "O" document referring to an oral disclosure, use, exhibition or other means
- "P" document published prior to the international filing date but later than the priority date claimed

"T" later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention

"X" document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone

"Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art.

"&" document member of the same patent family

Date of the actual completion of the international search

5 November 1999

Date of mailing of the international search report

12/11/1999

Name and mailing address of the ISA

European Patent Office, P.B. 5818 Patentlaan 2
NL - 2280 HV Rijswijk
Tel. (+31-70) 340-2040, Tx. 31 651 epo nl,
Fax: (+31-70) 340-3016

Authorized officer

Kingma, Y

INTERNATIONAL SEARCH REPORT

International Application No.
PCT/FR 99/00877

C.(Continuation) DOCUMENTS CONSIDERED TO BE RELEVANT		Relevant to claim No.
Category *	Citation of document, with indication, where appropriate, of the relevant passages	
Y	US 5 634 058 A (ALLEN TOM ET AL) 27 May 1997 (1997-05-27) column 3, line 65 -column 4, line 16; figures 1,3B,5,6A column 7, line 17 - line 49 column 8, line 59 -column 9, line 20 column 11, line 33 -column 12, line 34 -----	5
Y	FR 2 736 735 A (CAMPANA MIREILLE) 17 January 1997 (1997-01-17) abstract; claims 1,5-9; figures 3-6 -----	9
Y	EP 0 626 664 A (GEMPLUS CARD INT) 30 November 1994 (1994-11-30) abstract; claims 1,2,4-7; figure 3 -----	16-18
A		1
A	EP 0 282 992 A (OMRON TATEISI ELECTRONICS CO) 21 September 1988 (1988-09-21) abstract column 3, line 46 -column 4, line 35 column 5, line 15 - line 22; claims 1,2 -----	16,18

INTERNATIONAL SEARCH REPORT

Information on patent family members

International Application No

PC1/FR 99/00877

Patent document cited in search report		Publication date	Patent family member(s)	Publication date
EP 0811911	A	10-12-1997	US 5859982 A CN 1174358 A JP 10228380 A	12-01-1999 25-02-1998 25-08-1998
US 5737585	A	07-04-1998	JP 7210395 A	11-08-1995
US 5634058	A	27-05-1997	EP 0573190 A JP 6295237 A	08-12-1993 21-10-1994
FR 2736735	A	17-01-1997	NONE	
EP 0626664	A	30-11-1994	FR 2704704 A DE 69400549 D DE 69400549 T ES 2092867 T JP 7073281 A SG 48143 A US 5687398 A US 5896507 A	04-11-1994 24-10-1996 30-01-1997 01-12-1996 17-03-1995 17-04-1998 11-11-1997 20-04-1999
EP 0282992	A	21-09-1988	JP 63228852 A AT 127947 T DE 3854442 D DE 3854442 T US 4924210 A	22-09-1988 15-09-1995 19-10-1995 30-05-1996 08-05-1990

A. CLASSEMENT DE L'OBJET DE LA DEMANDE
CIB 6 G06F9/445 G06K7/00

Selon la classification internationale des brevets (CIB) ou à la fois selon la classification nationale et la CIB

B. DOMAINES SUR LESQUELS LA RECHERCHE A PORTE

Documentation minimale consultée (système de classification suivi des symboles de classement)
CIB 6 G06F G06K

Documentation consultée autre que la documentation minimale dans la mesure où ces documents relèvent des domaines sur lesquels a porté la recherche

Base de données électronique consultée au cours de la recherche internationale (nom de la base de données, et si réalisable, termes de recherche utilisés)

C. DOCUMENTS CONSIDERES COMME PERTINENTS

Catégorie *	Identification des documents cités, avec, le cas échéant, l'indication des passages pertinents	no. des revendications visées
X Y A Y	EP 0 811 911 A (SUN MICROSYSTEMS INC) 10 décembre 1997 (1997-12-10) abrégé colonne 3, ligne 2 - ligne 30 colonne 8, ligne 36 - ligne 44 colonne 11, ligne 23 - colonne 12, ligne 27; figures 2,4,6 --- US 5 737 585 A (KANESHIMA TOSHIHITO) 7 avril 1998 (1998-04-07) abrégé; figures 9,11,12 colonne 5, ligne 21 - ligne 27 --- -/--	1-3,8, 10-15 4,5,9, 16-18 7 4



Voir la suite du cadre C pour la fin de la liste des documents



Les documents de familles de brevets sont indiqués en annexe

* Catégories spéciales de documents cités:

- *"A" document définissant l'état général de la technique, non considéré comme particulièrement pertinent
- *"E" document antérieur, mais publié à la date de dépôt international ou après cette date
- *"L" document pouvant jeter un doute sur une revendication de priorité ou cité pour déterminer la date de publication d'une autre citation ou pour une raison spéciale (telle qu'indiquée)
- *"O" document se référant à une divulgation orale, à un usage, à une exposition ou tous autres moyens
- *"P" document publié avant la date de dépôt international, mais postérieurement à la date de priorité revendiquée

*"T" document ultérieur publié après la date de dépôt international ou la date de priorité et n'appartenant pas à l'état de la technique pertinent, mais cité pour comprendre le principe ou la théorie constituant la base de l'invention

*"X" document particulièrement pertinent; l'invention revendiquée ne peut être considérée comme nouvelle ou comme impliquant une activité inventive par rapport au document considéré isolément

*"Y" document particulièrement pertinent; l'invention revendiquée ne peut être considérée comme impliquant une activité inventive lorsque le document est associé à un ou plusieurs autres documents de même nature, cette combinaison étant évidente pour une personne du métier

*"Z" document qui fait partie de la même famille de brevets

Date à laquelle la recherche internationale a été effectivement achevée

5 novembre 1999

Date d'expédition du présent rapport de recherche internationale

12/11/1999

Nom et adresse postale de l'administration chargée de la recherche internationale

Office Européen des Brevets, P.B. 5818 Patentlaan 2
NL - 2280 HV Rijswijk
Tel. (+31-70) 340-2040, Tx. 31 651 epo nl,
Fax: (+31-70) 340-3016

Fonctionnaire autorisé

Kingma, Y

C.(suite) DOCUMENTS CONSIDERES COMME PERTINENTS

Catégorie	Identification des documents cités, avec, le cas échéant, l'indication des passages pertinents	no. des revendications visées
Y	US 5 634 058 A (ALLEN TOM ET AL) 27 mai 1997 (1997-05-27) colonne 3, ligne 65 - colonne 4, ligne 16; figures 1, 3B, 5, 6A colonne 7, ligne 17 - ligne 49 colonne 8, ligne 59 - colonne 9, ligne 20 colonne 11, ligne 33 - colonne 12, ligne 34 ----	5
Y	FR 2 736 735 A (CAMPANA MIREILLE) 17 janvier 1997 (1997-01-17) abrégé; revendications 1, 5-9; figures 3-6 ----	9
Y	EP 0 626 664 A (GEMPLUS CARD INT) 30 novembre 1994 (1994-11-30) abrégé; revendications 1, 2, 4-7; figure 3 ----	16-18
A		1
A	EP 0 282 992 A (OMRON TATEISI ELECTRONICS CO) 21 septembre 1988 (1988-09-21) abrégé colonne 3, ligne 46 - colonne 4, ligne 35 colonne 5, ligne 15 - ligne 22; revendications 1, 2 -----	16, 18

RAPPORT DE RECHERCHE INTERNATIONALE

Renseignements relatifs aux membres de familles de brevets

De de Internationale No

PCT/FR 99/00877

Document brevet cité au rapport de recherche	Date de publication	Membre(s) de la famille de brevet(s)	Date de publication
EP 0811911 A	10-12-1997	US 5859982 A	12-01-1999
		CN 1174358 A	25-02-1998
		JP 10228380 A	25-08-1998
US 5737585 A	07-04-1998	JP 7210395 A	11-08-1995
US 5634058 A	27-05-1997	EP 0573190 A	08-12-1993
		JP 6295237 A	21-10-1994
FR 2736735 A	17-01-1997	AUCUN	
EP 0626664 A	30-11-1994	FR 2704704 A	04-11-1994
		DE 69400549 D	24-10-1996
		DE 69400549 T	30-01-1997
		ES 2092867 T	01-12-1996
		JP 7073281 A	17-03-1995
		SG 48143 A	17-04-1998
		US 5687398 A	11-11-1997
		US 5896507 A	20-04-1999
EP 0282992 A	21-09-1988	JP 63228852 A	22-09-1988
		AT 127947 T	15-09-1995
		DE 3854442 D	19-10-1995
		DE 3854442 T	30-05-1996
		US 4924210 A	08-05-1990

**This Page is Inserted by IFW Indexing and Scanning
Operations and is not part of the Official Record**

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

- ☒ **BLACK BORDERS**
- ☐ **IMAGE CUT OFF AT TOP, BOTTOM OR SIDES**
- ☐ **FADED TEXT OR DRAWING**
- ☐ **BLURRED OR ILLEGIBLE TEXT OR DRAWING**
- ☐ **SKEWED/SLANTED IMAGES**
- ☐ **COLOR OR BLACK AND WHITE PHOTOGRAPHS**
- ☐ **GRAY SCALE DOCUMENTS**
- ☐ **LINES OR MARKS ON ORIGINAL DOCUMENT**
- ☐ **REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY**
- ☐ **OTHER:** _____

IMAGES ARE BEST AVAILABLE COPY.

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.

THIS PAGE BLANK (USPTO)